

S-1133 シリーズは、CMOS 技術を使用して開発した、低ドロップアウト電圧、高精度出力電圧、低消費電流の 300 mA 出力電流正電圧ボルテージレギュレータです。

1 μF の小型セラミックコンデンサが使用でき^{*1}、消費電流も 60 μA typ.と低消費電流で動作します。出力電流が出力トランジスタの電流容量を越えないようにするための過電流保護回路と、発熱による破壊を防ぐためのサーマルシャットダウン回路を内蔵しています。

出力電圧が IC 内部で設定されるタイプに加え、外部抵抗によって設定可能なタイプ (S-1133x00 シリーズ) もラインアップしました。SOT-89-5 と超小型 SNT-8A パッケージのため、高密度実装が可能です。低消費電流という特性と合わせ、携帯機器に最適な IC となっています。

*1. 出力電圧値が 1.7 V 以下の製品には、2.2 μF 以上のセラミックコンデンサが使用できます。

■ 特長

- ・出力電圧 (内部設定品) : 1.2 V ~ 6.0 V間において0.1 Vステップで選択可能
- ・出力電圧 (外部設定品) : 1.8 V ~ 8.2 V間において外部抵抗により設定可能 (S-1133B00 / S-1133A00)
- ・入力電圧 : 2.0 V ~ 10 V
- ・出力電圧精度 : $\pm 1.0\%$ (1.2 V ~ 1.4 V出力品 : ± 15 mV)
- ・ドロップアウト電圧 : 130 mV typ. (3.0 V出力品、 $I_{\text{OUT}} = 100$ mA)
- ・消費電流 : 動作時 : 60 μA typ., 90 μA max.
パワーオフ時 : 0.1 μA typ., 1.0 μA max.
- ・出力電流 : 300 mA出力可能 ($V_{\text{IN}} \geq V_{\text{OUT(S)}} + 1.0$ V)^{*1}
- ・入力、出力コンデンサ : 1.0 μF 以上のセラミックコンデンサが使用可能 (出力電圧値が1.7 V以下の製品には、2.2 μF 以上のセラミックコンデンサが使用可能)
- ・リップル除去率 : 70 dB typ. (1.2 V出力品、 $f = 1.0$ kHz)
- ・過電流保護回路を内蔵 : 出力トランジスタの過電流を制限
- ・サーマルシャットダウン回路を内蔵 : 発熱による破壊を防止
- ・ON / OFF回路を内蔵 : 電池の長寿命化に対応可能
- ・動作温度範囲 : $T_a = -40^\circ\text{C} \sim +85^\circ\text{C}$
- ・鉛フリー、Sn 100%、ハロゲンフリー^{*2}

*1. 大電流出力時には、パッケージの許容損失にご注意ください。

*2. 詳細は「■ 品目コードの構成」を参照してください。

■ 用途

- ・バッテリー使用機器の定電圧電源
- ・通信機器の定電圧電源
- ・家庭用電気製品の定電圧電源

■ パッケージ

- ・ SOT-89-5
- ・ SNT-8A

■ ブロック図

1. 出力電圧内部設定品 (S-1133x12~S-1133x60)

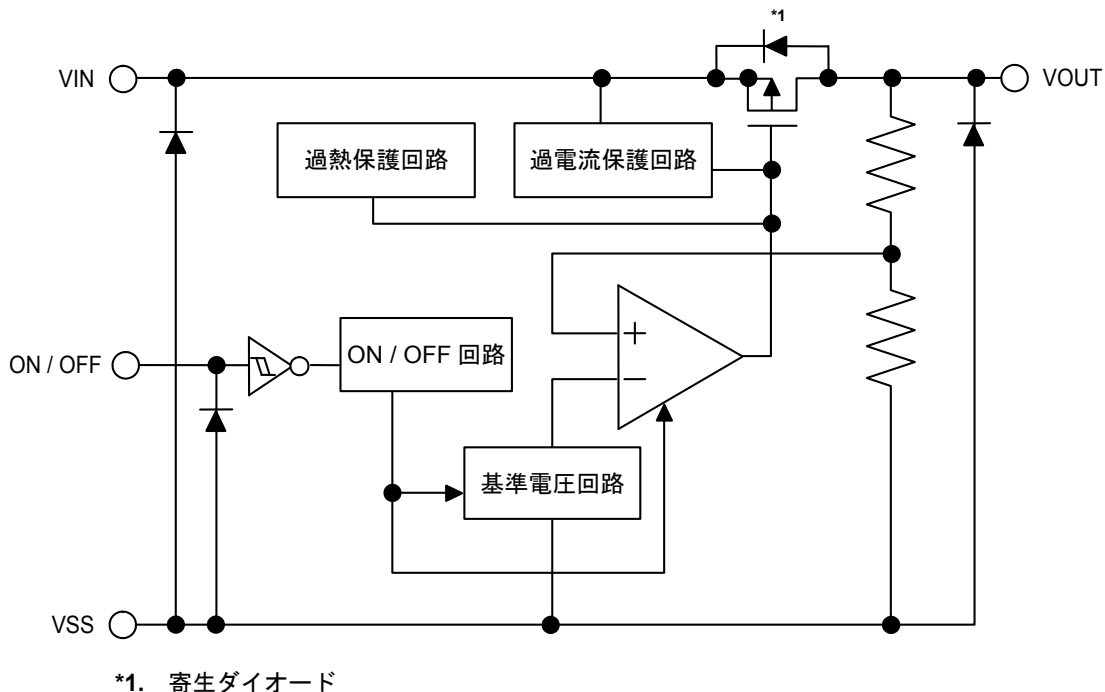


図1

2. 出力電圧外部設定品 (S-1133B00 / S-1133A00のみ)

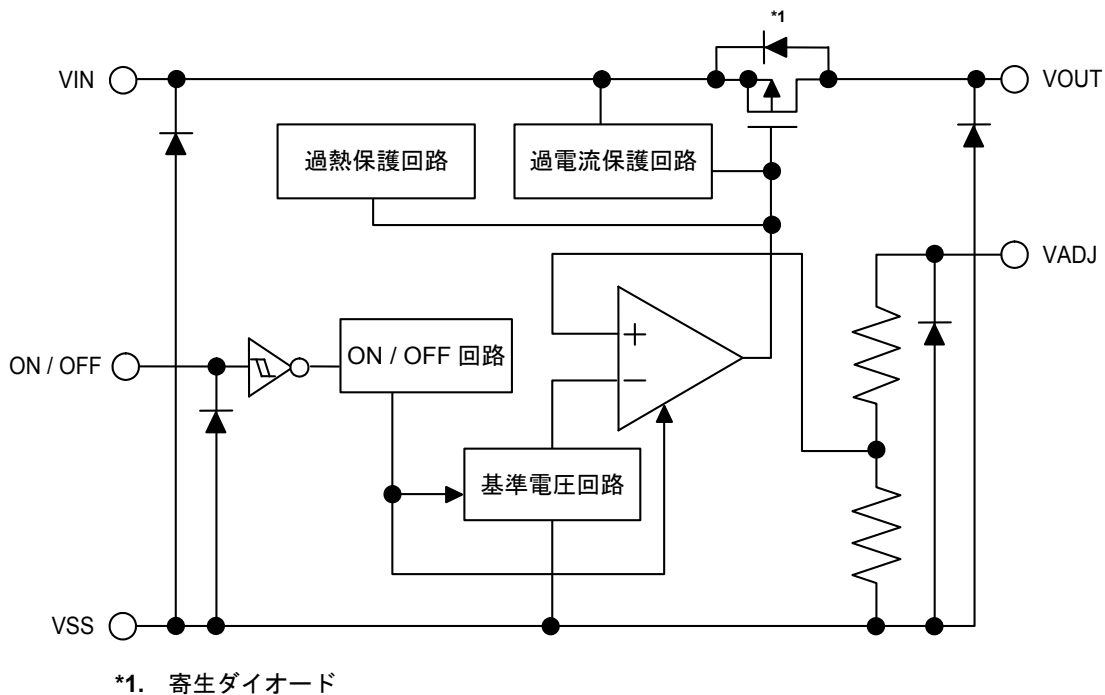


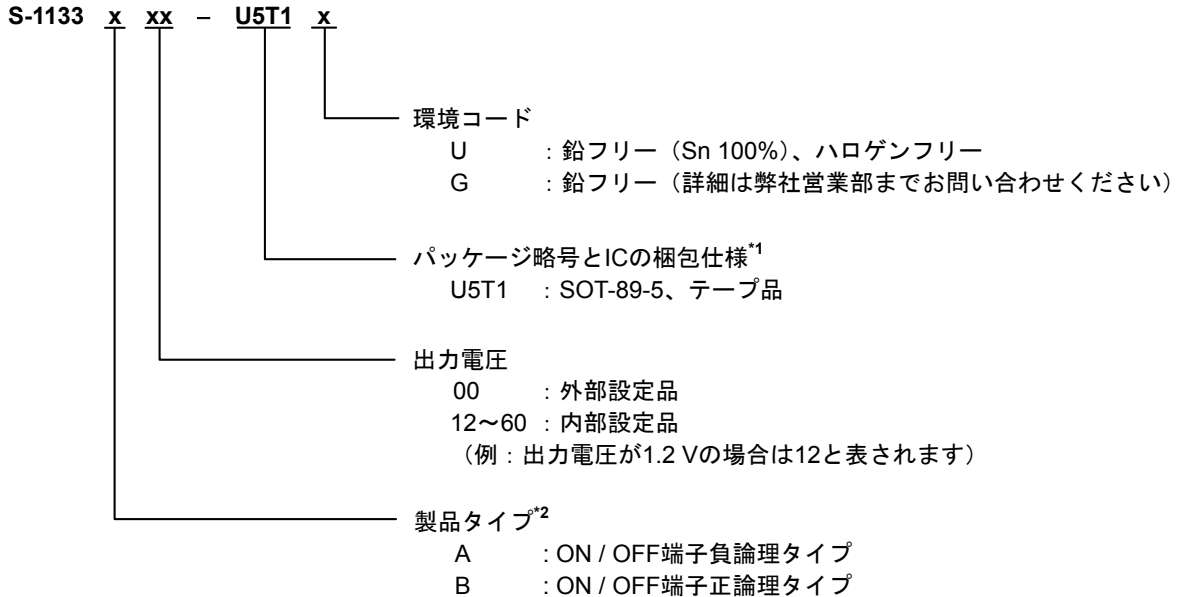
図2

■ 品目コードの構成

S-1133シリーズは、製品タイプ、出力電圧値、パッケージ種別を用途により選択指定することができます。製品名における文字列が示す内容は「1. 製品名」を、パッケージ図面は「2. パッケージ」を、詳しい製品名は「3. 製品名リスト」を参照してください。

1. 製品名

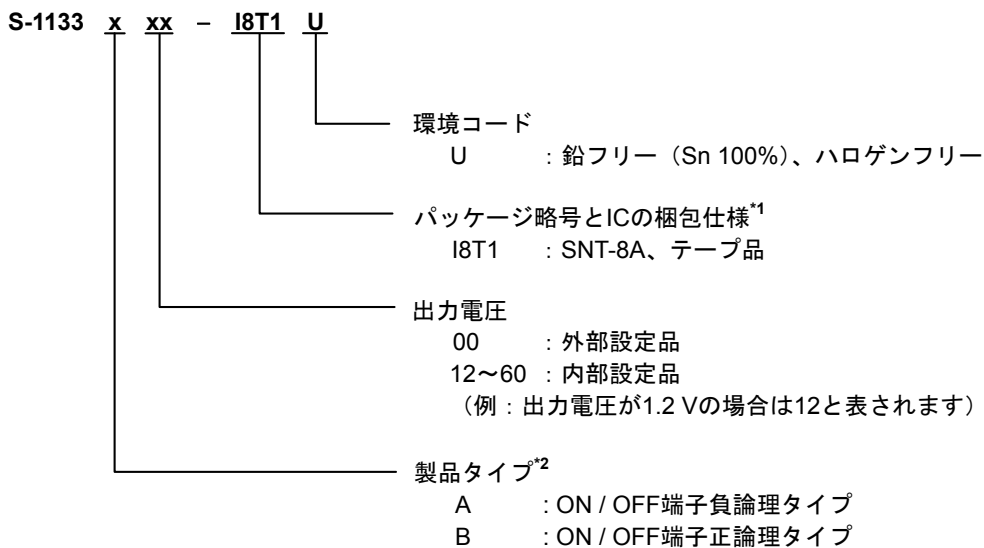
1.1 SOT-89-5



*1. テープ図面を参照してください。

*2. 「■ 動作説明」、「3. ON / OFF端子」を参照してください。

1.2 SNT-8A



*1. テープ図面を参照してください。

*2. 「■ 動作説明」、「3. ON / OFF端子」を参照してください。

2. パッケージ

パッケージ名	図面コード			
	パッケージ図面	テープ図面	リール図面	ランド図面
SOT-89-5	UP005-A-P-SD	UP005-A-C-SD	UP005-A-R-SD	UP005-A-L-S1
SNT-8A	PH008-A-P-SD	PH008-A-C-SD	PH008-A-R-SD	PH008-A-L-SD

3. 製品名リスト

表1 (1/2)

出力電圧	SOT-89-5	SNT-8A
外部設定品	S-1133B00-U5T1x	S-1133B00-I8T1U
1.2 V \pm 15mV	S-1133B12-U5T1x	S-1133B12-I8T1U
1.3 V \pm 15mV	S-1133B13-U5T1x	S-1133B13-I8T1U
1.4 V \pm 15mV	S-1133B14-U5T1x	S-1133B14-I8T1U
1.5 V \pm 1.0%	S-1133B15-U5T1x	S-1133B15-I8T1U
1.6 V \pm 1.0%	S-1133B16-U5T1x	S-1133B16-I8T1U
1.7 V \pm 1.0%	S-1133B17-U5T1x	S-1133B17-I8T1U
1.8 V \pm 1.0%	S-1133B18-U5T1x	S-1133B18-I8T1U
1.9 V \pm 1.0%	S-1133B19-U5T1x	S-1133B19-I8T1U
2.0 V \pm 1.0%	S-1133B20-U5T1x	S-1133B20-I8T1U
2.1V \pm 1.0%	S-1133B21-U5T1x	S-1133B21-I8T1U
2.2 V \pm 1.0%	S-1133B22-U5T1x	S-1133B22-I8T1U
2.3 V \pm 1.0%	S-1133B23-U5T1x	S-1133B23-I8T1U
2.4 V \pm 1.0%	S-1133B24-U5T1x	S-1133B24-I8T1U
2.5 V \pm 1.0%	S-1133B25-U5T1x	S-1133B25-I8T1U
2.6 V \pm 1.0%	S-1133B26-U5T1x	S-1133B26-I8T1U
2.7 V \pm 1.0%	S-1133B27-U5T1x	S-1133B27-I8T1U
2.8 V \pm 1.0%	S-1133B28-U5T1x	S-1133B28-I8T1U
2.9 V \pm 1.0%	S-1133B29-U5T1x	S-1133B29-I8T1U
3.0 V \pm 1.0%	S-1133B30-U5T1x	S-1133B30-I8T1U
3.1 V \pm 1.0%	S-1133B31-U5T1x	S-1133B31-I8T1U
3.2 V \pm 1.0%	S-1133B32-U5T1x	S-1133B32-I8T1U
3.3 V \pm 1.0%	S-1133B33-U5T1x	S-1133B33-I8T1U
3.4 V \pm 1.0%	S-1133B34-U5T1x	S-1133B34-I8T1U
3.5 V \pm 1.0%	S-1133B35-U5T1x	S-1133B35-I8T1U
3.6 V \pm 1.0%	S-1133B36-U5T1x	S-1133B36-I8T1U
3.7 V \pm 1.0%	S-1133B37-U5T1x	S-1133B37-I8T1U
3.8 V \pm 1.0%	S-1133B38-U5T1x	S-1133B38-I8T1U
3.9 V \pm 1.0%	S-1133B39-U5T1x	S-1133B39-I8T1U
4.0 V \pm 1.0%	S-1133B40-U5T1x	S-1133B40-I8T1U
4.1 V \pm 1.0%	S-1133B41-U5T1x	S-1133B41-I8T1U
4.2 V \pm 1.0%	S-1133B42-U5T1x	S-1133B42-I8T1U
4.3 V \pm 1.0%	S-1133B43-U5T1x	S-1133B43-I8T1U
4.4 V \pm 1.0%	S-1133B44-U5T1x	S-1133B44-I8T1U
4.5 V \pm 1.0%	S-1133B45-U5T1x	S-1133B45-I8T1U
4.6 V \pm 1.0%	S-1133B46-U5T1x	S-1133B46-I8T1U
4.7 V \pm 1.0%	S-1133B47-U5T1x	S-1133B47-I8T1U
4.8 V \pm 1.0%	S-1133B48-U5T1x	S-1133B48-I8T1U
4.9 V \pm 1.0%	S-1133B49-U5T1x	S-1133B49-I8T1U
5.0 V \pm 1.0%	S-1133B50-U5T1x	S-1133B50-I8T1U
5.1 V \pm 1.0%	S-1133B51-U5T1x	S-1133B51-I8T1U
5.2 V \pm 1.0%	S-1133B52-U5T1x	S-1133B52-I8T1U
5.3 V \pm 1.0%	S-1133B53-U5T1x	S-1133B53-I8T1U
5.4 V \pm 1.0%	S-1133B54-U5T1x	S-1133B54-I8T1U
5.5 V \pm 1.0%	S-1133B55-U5T1x	S-1133B55-I8T1U
5.6 V \pm 1.0%	S-1133B56-U5T1x	S-1133B56-I8T1U

表1 (2/2)

出力電圧	SOT-89-5	SNT-8A
5.7 V \pm 1.0%	S-1133B57-U5T1x	S-1133B57 I8T1U
5.8 V \pm 1.0%	S-1133B58-U5T1x	S-1133B58-I8T1U
5.9 V \pm 1.0%	S-1133B59-U5T1x	S-1133B59-I8T1U
6.0 V \pm 1.0%	S-1133B60-U5T1x	S-1133B60-I8T1U

- 備考1. 上記製品タイプAの製品を御希望の時は、弊社営業部までお問い合わせください。
2. x : GまたはU
 3. Sn 100%、ハロゲンフリー製品をご希望の場合は、環境コード = Uの製品をお選びください。

■ ピン配置図

1. SOT-89-5

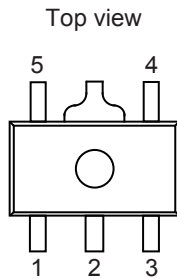


図3

表2

端子番号	端子記号	端子内容
1	VADJ	出力電圧調整端子 (S-1133B00 / S-1133A00のみ)
	NC ^{*1}	無接続 (S-1133x12~S-1133x60)
2	VSS	GND端子
3	ON / OFF	ON / OFF端子
4	VIN	電圧入力端子
5	VOOUT	電圧出力端子

*1. NCは電氣的にオープンを示します。
そのため、VIN端子またはVSS端子に接続しても問題ありません。

2. SNT-8A

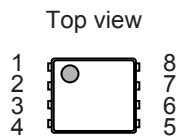


図4

表3

端子番号	端子記号	端子内容
1	VOUT ^{*1}	電圧出力端子
2	VOUT ^{*1}	電圧出力端子
3	NC ^{*2}	無接続 (S-1133x12~S-1133x60)
	VADJ	出力電圧調整端子 (S-1133B00 / S-1133A00のみ)
4	NC ^{*2}	無接続
5	VSS	GND端子
6	ON / OFF	ON / OFF端子
7	VIN ^{*3}	電圧入力端子
8	VIN ^{*3}	電圧入力端子

*1. 端子番号1と2は内部で接続していますが、必ず最短距離でショートして使用してください。

*2. NCは電氣的にオープンを示します。
そのため、VIN端子またはVSS端子に接続しても問題ありません。

*3. 端子番号7と8は内部で接続していますが、必ず最短距離でショートして使用してください。

■ 絶対最大定格

表4

(特記なき場合: Ta = +25 °C)

項目	記号	絶対最大定格	単位
入力電圧	V _{IN}	V _{SS} -0.3 ~ V _{SS} +12	V
	V _{ON/OFF}	V _{SS} -0.3 ~ V _{SS} +12	V
	V _{ADJ}	V _{SS} -0.3 ~ V _{SS} +12	V
出力電圧	V _{OUT}	V _{SS} -0.3 ~ V _{IN} +0.3	V
許容損失	P _D	1000 ^{*1}	mW
		450 ^{*1}	mW
動作周囲温度	T _{opr}	-40 ~ +85	°C
保存温度	T _{stg}	-40 ~ +125	°C

*1. 基板実装時

[実装基板]

- (1) 基板サイズ : 114.3 mm × 76.2 mm × t1.6 mm
- (2) 名称 : JEDEC STANDARD51-7

注意 絶対最大定格とは、どのような条件下でも越えてはならない定格値です。万一この定格値を越えると、製品の劣化などの物理的な損傷を与える可能性があります。

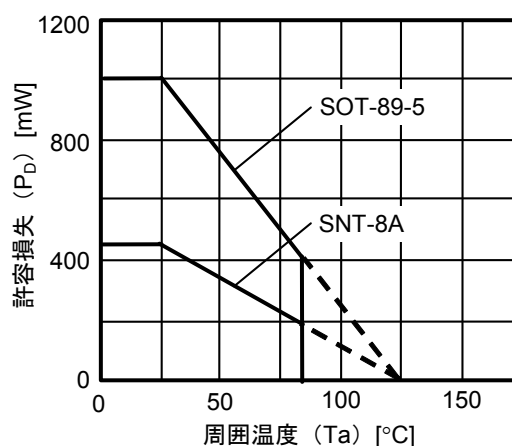


図5 パッケージ許容損失 (基板実装時)

注意 ジャンクション温度が150 °C付近のとき、サーマルシャットダウン回路が動作することがあります。

■ 電気的特性

1. 出力電圧内部設定品 (S-1133x12~S-1133x60)

表5

(特記なき場合: Ta = +25 °C)

項目	記号	条件	Min.	Typ.	Max.	単位	測定回路	
出力電圧*1	V _{OUT(E)}	V _{IN} = V _{OUT(S)} +1.0 V, I _{OUT} = 100 mA	1.2 V ≤ V _{OUT(S)} ≤ 1.4 V	V _{OUT(S)} -0.015	V _{OUT(S)}	V _{OUT(S)} +0.015	V	1
		1.5 V ≤ V _{OUT(S)} ≤ 6.0 V	V _{OUT(S)} × 0.99	V _{OUT(S)}	V _{OUT(S)} × 1.01	V	1	
出力電流*2	I _{OUT}	V _{IN} ≥ V _{OUT(S)} +1.0 V	300*5	—	—	mA	3	
ドロップアウト電圧*3	V _{drop}	I _{OUT} = 100 mA	V _{OUT(S)} = 1.2 V	0.8	0.84	0.88	V	1
			V _{OUT(S)} = 1.3 V	—	0.74	0.78	V	1
			V _{OUT(S)} = 1.4 V	—	0.64	0.68	V	1
			1.5 V ≤ V _{OUT(S)} ≤ 1.9 V	—	0.54	0.58	V	1
			2.0 V ≤ V _{OUT(S)} ≤ 2.4 V	—	0.15	0.23	V	1
			2.5 V ≤ V _{OUT(S)} ≤ 2.9 V	—	0.14	0.21	V	1
			3.0 V ≤ V _{OUT(S)} ≤ 3.2 V	—	0.13	0.19	V	1
3.3 V ≤ V _{OUT(S)} ≤ 6.0 V	—	0.10	0.15	V	1			
入力安定度	$\frac{\Delta V_{OUT1}}{\Delta V_{IN}}$ V _{OUT}	V _{OUT(S)} +0.5 V ≤ V _{IN} ≤ 10 V, I _{OUT} = 100 mA	—	0.02	0.2	%/V	1	
負荷安定度	ΔV_{OUT2}	V _{IN} = V _{OUT(S)} +1.0 V, 1.0 mA ≤ I _{OUT} ≤ 100 mA	—	15	40	mV	1	
出力電圧温度係数*4	$\frac{\Delta V_{OUT}}{\Delta T_a}$ V/°C	V _{IN} = V _{OUT(S)} +1.0 V, I _{OUT} = 30 mA, -40 °C ≤ Ta ≤ 85 °C	—	±130	—	ppm/°C	1	
動作時消費電流	I _{SS1}	V _{IN} = V _{OUT(S)} +1.0 V, ON / OFF端子がON, 無負荷	—	60	90	μA	2	
パワーオフ時消費電流	I _{SS2}	V _{IN} = V _{OUT(S)} +1.0 V, ON / OFF端子がOFF, 無負荷	—	0.1	1.0	μA	2	
入力電圧	V _{IN}	—	2.0	—	10	V	—	
ON / OFF端子 入力電圧 “H”	V _{SH}	V _{IN} = V _{OUT(S)} +1.0 V, R _L = 1.0 kΩ	1.5	—	—	V	4	
ON / OFF端子 入力電圧 “L”	V _{SL}	V _{IN} = V _{OUT(S)} +1.0 V, R _L = 1.0 kΩ	—	—	0.25	V	4	
ON / OFF端子 入力電流 “H”	I _{SH}	V _{IN} = V _{OUT(S)} +1.0 V, V _{ON / OFF} = 7 V	-0.1	—	0.1	μA	4	
ON / OFF端子 入力電流 “L”	I _{SL}	V _{IN} = V _{OUT(S)} +1.0 V, V _{ON / OFF} = 0 V	-0.1	—	0.1	μA	4	
リップル除去率	RR	V _{IN} = V _{OUT(S)} +1.0 V, f = 1.0 kHz, ΔV _{rip} = 0.5 V _{rms} , I _{OUT} = 50 mA	1.2 V ≤ V _{OUT(S)} ≤ 1.5 V	—	70	—	dB	5
			1.6 V ≤ V _{OUT(S)} ≤ 3.0 V	—	65	—	dB	5
			3.1 V ≤ V _{OUT(S)} ≤ 6.0 V	—	60	—	dB	5
短絡電流	I _{short}	V _{IN} = V _{OUT(S)} +1.0 V, ON / OFF端子がON, V _{OUT} = 0 V	—	200	—	mA	3	
サーマルシャット ダウン検出温度	T _{SD}	ジャンクション温度	—	150	—	°C	—	
サーマルシャット ダウン解除温度	T _{SR}	ジャンクション温度	—	120	—	°C	—	

- *1. $V_{OUT(S)}$: 設定出力電圧値
 $V_{OUT(E)}$: 実際の出力電圧値
 I_{OUT} (= 100 mA) を固定し、 $V_{OUT(S)} + 1.0$ Vを入力したときの出力電圧値
- *2. 出力電流を徐々に増やしていき、出力電圧が $V_{OUT(E)}$ の95%になったときの出力電流値
- *3. $V_{drop} = V_{IN1} - (V_{OUT3} \times 0.98)$
 V_{OUT3} : $V_{IN} = V_{OUT(S)} + 1.0$ V, $I_{OUT} = 100$ mAのときの出力電圧値
 V_{IN1} : 入力電圧を徐々に下げていき、出力電圧が V_{OUT3} の98%に降下した時点での入力電圧
- *4. 出力電圧の温度変化 [mV/°C] は下式にて算出されます。
$$\frac{\Delta V_{OUT}}{\Delta T_a} \text{ [mV/°C]}^{*1} = V_{OUT(S)} \text{ [V]}^{*2} \times \frac{\Delta V_{OUT}}{\Delta T_a \cdot V_{OUT}} \text{ [ppm/°C]}^{*3} \div 1000$$
 - *1. 出力電圧の温度変化
 - *2. 設定出力電圧値
 - *3. 上記の出力電圧温度係数
- *5. この値までは出力電流を流すことができる、という意味です。
パッケージの許容損失の制限により、この値を満たさない場合もあります。大電流出力時には、パッケージの許容損失に注意してください。
この規格は設計保証です。

2. 出力電圧外部設定品 (S-1133B00 / S-1133A00のみ)

表6

(特記なき場合: Ta = +25 °C)

項目	記号	条件	Min.	Typ.	Max.	単位	測定回路
調整端子出力電圧*1	V _{VADJ}	V _{VADJ} = V _{OUT} , V _{IN} = V _{OUT(S)} +1.0 V, I _{OUT} = 100 mA	1.782	1.800	1.818	V	6
出力電圧範囲	V _{ROUT}	—	1.8	—	8.2	V	11
調整端子内部抵抗	R _{VADJ}	—	—	200	—	kΩ	—
出力電流*2	I _{OUT}	V _{IN} ≥ V _{OUT(S)} +1.0 V	300*5	—	—	mA	8
ドロップアウト電圧*3	V _{drop}	I _{OUT} = 100 mA, V _{VADJ} = V _{OUT} , V _{OUT(S)} = 1.8 V	—	0.24	0.28	V	6
入力安定度	$\frac{\Delta V_{OUT1}}{\Delta V_{IN} V_{OUT}}$	V _{VADJ} = V _{OUT} , V _{OUT(S)} +0.5 V ≤ V _{IN} ≤ 10 V, I _{OUT} = 100 mA	—	0.02	0.2	%/V	6
負荷安定度	ΔV _{OUT2}	V _{VADJ} = V _{OUT} , V _{IN} = V _{OUT(S)} +1.0 V, 1.0 mA ≤ I _{OUT} ≤ 100 mA	—	15	40	mV	6
出力電圧温度係数*4	$\frac{\Delta V_{OUT}}{\Delta T_a V_{OUT}}$	V _{IN} = V _{OUT(S)} +1.0 V, I _{OUT} = 30 mA, -40 °C ≤ Ta ≤ 85 °C	—	±130	—	ppm/°C	6
動作時消費電流	I _{SS1}	V _{IN} = V _{OUT(S)} + 1.0 V, V _{OUT} = V _{VADJ} , ON / OFF端子がON, 無負荷	—	60	90	μA	7
パワーオフ時消費電流	I _{SS2}	V _{IN} = V _{OUT(S)} +1.0 V, V _{OUT} = V _{VADJ} , ON / OFF端子がOFF, 無負荷	—	0.1	1.0	μA	7
入力電圧	V _{IN}	—	2.0	—	10	V	—
ON / OFF端子 入力電圧 "H"	V _{SH}	V _{IN} = V _{OUT(S)} + 1.0 V, R _L = 1.0 kΩ	1.5	—	—	V	9
ON / OFF端子 入力電圧 "L"	V _{SL}	V _{IN} = V _{OUT(S)} + 1.0 V, R _L = 1.0 kΩ	—	—	0.25	V	9
ON / OFF端子 入力電流 "H"	I _{SH}	V _{IN} = V _{OUT(S)} + 1.0 V, V _{ON / OFF} = 7 V	-0.1	—	0.1	μA	9
ON / OFF端子 入力電流 "L"	I _{SL}	V _{IN} = V _{OUT(S)} + 1.0 V, V _{ON / OFF} = 0 V	-0.1	—	0.1	μA	9
リップル除去率	RR	V _{VADJ} = V _{OUT} , V _{IN} = V _{OUT(S)} +1.0 V, f = 1.0 kHz, ΔV _{rip} = 0.5 V _{rms} , I _{OUT} = 50 mA, V _{OUT(S)} = 1.8 V	—	65	—	dB	10
短絡電流	I _{short}	V _{IN} = V _{OUT(S)} + 1.0 V, ON / OFF端子がON, V _{OUT} = 0 V	—	200	—	mA	8
サーマルシャット ダウン検出温度	T _{SD}	ジャンクション温度	—	150	—	°C	—
サーマルシャット ダウン解除温度	T _{SR}	ジャンクション温度	—	120	—	°C	—

- *1. $V_{OUT(S)}$: 設定出力電圧値 (= 1.8 V)
- *2. 出力電流を徐々に増やしていき、出力電圧が V_{VADJ} の95%になったときの出力電流値
- *3. $V_{drop} = V_{IN1} - (V_{OUT3} \times 0.98)$
 V_{OUT3} : $V_{IN} = V_{OUT(S)} + 1.0$ V, $I_{OUT} = 100$ mAのときの出力電圧値
 V_{IN1} : 入力電圧を徐々に下げていき、出力電圧が V_{OUT3} の98%に降下した時点での入力電圧
- *4. 出力電圧の温度変化 [mV/°C] は下式にて算出されます。
$$\frac{\Delta V_{OUT}}{\Delta T_a} \text{ [mV/°C]}^{*1} = V_{OUT(S)} \text{ [V]}^{*2} \times \frac{\Delta V_{OUT}}{\Delta T_a \cdot V_{OUT}} \text{ [ppm/°C]}^{*3} \div 1000$$
 - *1. 出力電圧の温度変化
 - *2. 設定出力電圧値
 - *3. 上記の出力電圧温度係数
- *5. この値までは出力電流を流すことができる、という意味です。
パッケージの許容損失の制限により、この値を満たさない場合もあります。大電流出力時には、パッケージの許容損失に注意してください。
この規格は設計保証です。

■ 測定回路

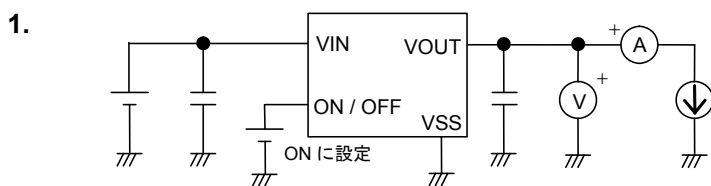


図6

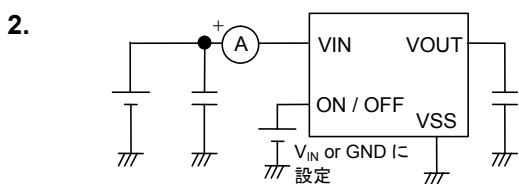


図7

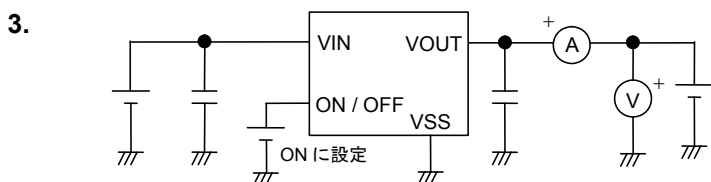


図8

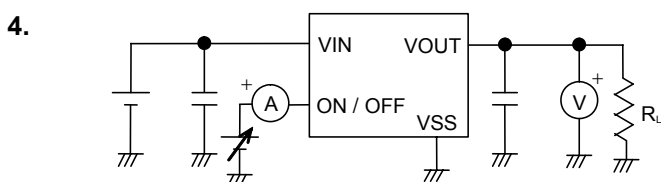


図9

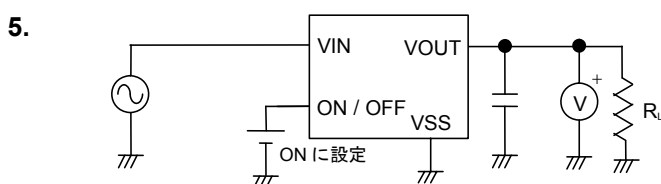


図10

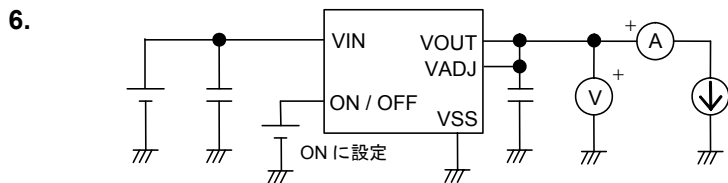


図11

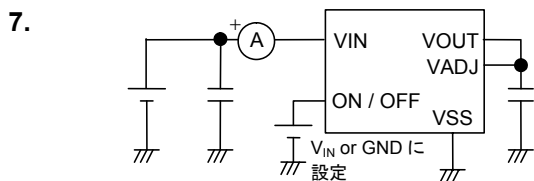


図12

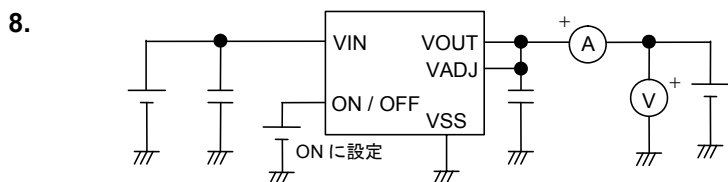


図13

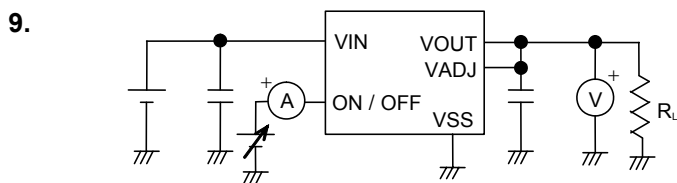


図14

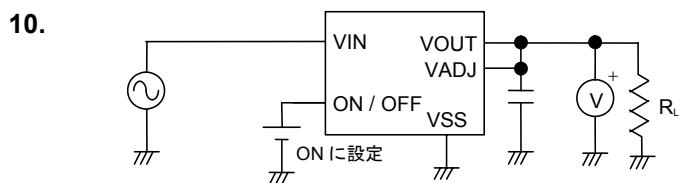


図15

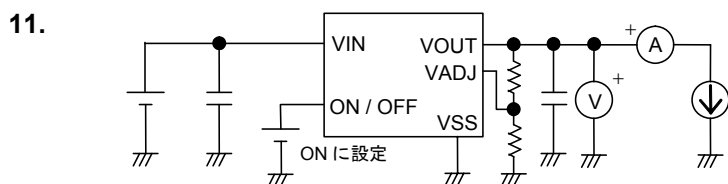
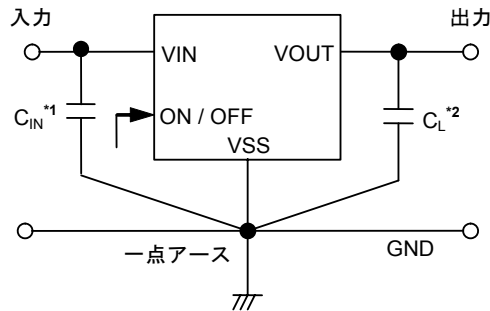


図16

■ 標準回路



- *1. C_{IN} は入力安定用コンデンサです。
出力電圧値が 1.7 V 以下の製品には、2.2 μF 以上のセラミックコンデンサが使用できます。
- *2. C_L には 1.0 μF 以上のセラミックコンデンサが使用できます。
出力電圧値が 1.7 V 以下の製品には、2.2 μF 以上のセラミックコンデンサが使用できます。

図17

注意 上記接続図および定数は、動作を保証するものではありません。実際のアプリケーションで十分な評価の上、定数を設定してください。

■ 使用条件

入力コンデンサ (C_{IN}) : 1.0 μF 以上*1
出力コンデンサ (C_L) : 1.0 μF 以上*1
出力コンデンサのESR : 1.0 Ω 以下

*1. 出力電圧値が1.7 V以下の製品の場合は、2.2 μF 以上となります。

注意 一般にシリーズレギュレータは、外付け部品の選択によっては発振するおそれがあります。上記コンデンサを使用した実機で発振しないことを確認してください。

■ 入力、出力コンデンサ (C_{IN} 、 C_L) の選定

S-1133シリーズでは、位相補償のためにVOUT端子 - VSS端子間の出力コンデンサが必要です。全温度において、容量値1.0 μF 以上*1のセラミックコンデンサで安定動作します。また、OSコンデンサ、タンタルコンデンサ、アルミ電解コンデンサを使用する場合も容量値1.0 μF 以上、ESR (Equivalent Series Resistance : 等価直列抵抗) 1.0 Ω 以下であることが必要です。

出力コンデンサ値により、過渡応答特性である出力オーバーシュート、アンダーシュート値が変わりますので、使用する際には、実機にて温度特性を含めた十分な評価を行ってください。

*1. 出力電圧値が1.7 V以下の製品の場合は、容量値は2.2 μF 以上となります。

■ 用語の説明

1. 低飽和型ボルテージレギュレータ

低オン抵抗トランジスタ内蔵によるドロップアウト電圧の小さいボルテージレギュレータです。

2. 低ESR

コンデンサのESR (Equivalent Series Resistance : 等価直列抵抗) が小さいことです。S-1133シリーズは出力側コンデンサ (C_L) にセラミックコンデンサ等の低ESRのコンデンサを使用できます。ESRは1.0 Ω以下であれば使用可能です。

3. 出力電圧 (V_{OUT})

出力電圧は、入力電圧*1、出力電流、温度がある一定の条件において出力電圧精度±1.0%が保証されています。

*1. 各製品により異なります。

注意 これらの条件が変わる場合には出力電圧の値も変化し、出力電圧精度の範囲外になることがあります。
詳しくは "■ 電気的特性"、"■ 諸特性データ (Typicalデータ)" を参照してください。

備考 S-1133シリーズでは、出力電圧が1.2 V~1.4 V品の場合、出力電圧精度は±15 mVとなります。

4. 入力安定度 $\left(\frac{\Delta V_{OUT1}}{\Delta V_{IN} \cdot V_{OUT}}\right)$

出力電圧の入力電圧依存性を表しています。つまり、出力電流を一定にして入力電圧を変化させ、出力電圧がどれだけ変化するかを表したものです。

5. 負荷安定度 (ΔV_{OUT2})

出力電圧の出力電流依存性を表しています。つまり、入力電圧を一定にして出力電流を変化させ、出力電圧がどれだけ変化するかを表したものです。

6. ドロップアウト電圧 (V_{drop})

入力電圧 (V_{IN}) を徐々に下げていき、出力電圧がV_{IN} = V_{OUT(S)} + 1.0 Vのときの出力電圧値 (V_{OUT3}) の98%に降下した時点での入力電圧 (V_{IN1}) と出力電圧の差を示します。

$$V_{drop} = V_{IN1} - (V_{OUT3} \times 0.98)$$

7. 出力電圧温度係数 $\left(\frac{\Delta V_{OUT}}{\Delta T_a \cdot V_{OUT}}\right)$

出力電圧温度係数が ± 130 ppm/ $^{\circ}\text{C}$ のときの特性は、動作温度範囲内において図18に示す斜線部の範囲をとることを意味します。

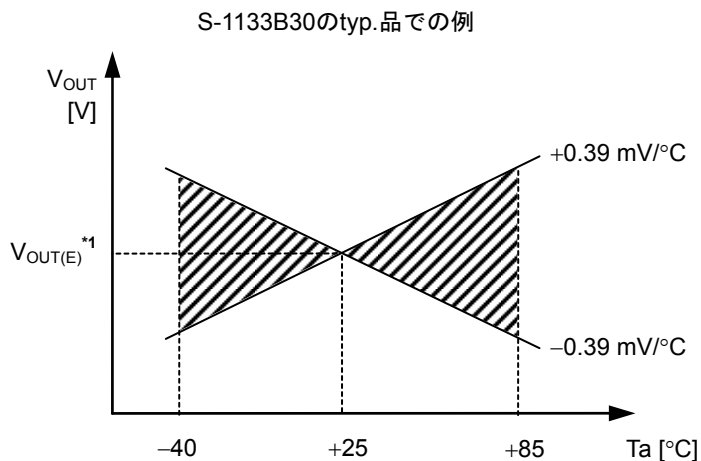


図18

出力電圧の温度変化 [mV/ $^{\circ}\text{C}$] は下式にて算出されます。

$$\frac{\Delta V_{OUT}}{\Delta T_a} [\text{mV}/^{\circ}\text{C}]^{*1} = V_{OUT(S)} [\text{V}]^{*2} \times \frac{\Delta V_{OUT}}{\Delta T_a \cdot V_{OUT}} [\text{ppm}/^{\circ}\text{C}]^{*3} \div 1000$$

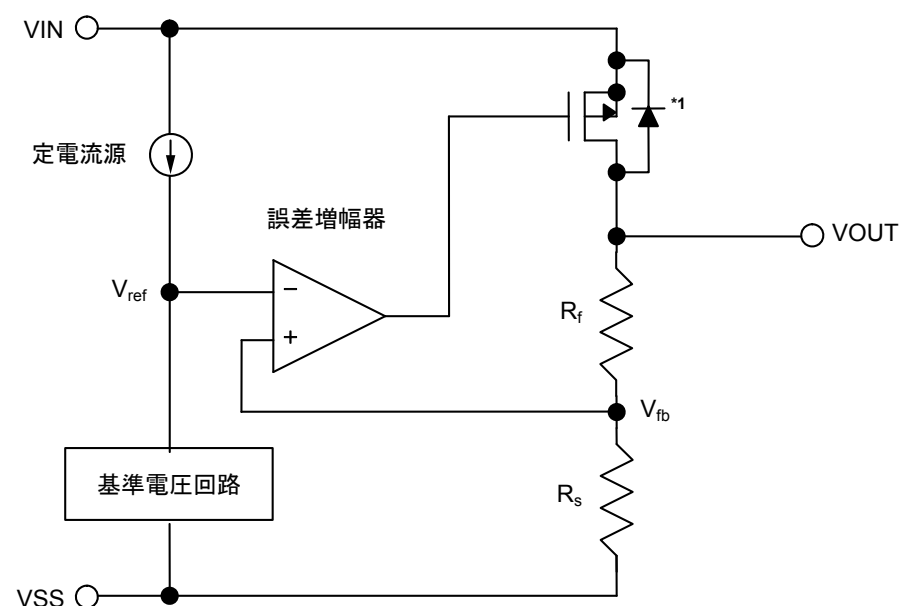
- *1. 出力電圧の温度変化
- *2. 設定出力電圧値
- *3. 上記の出力電圧温度係数

■ 動作説明

1. 基本動作

図19にS-1133シリーズのブロック図を示します。

誤差増幅器（エラーアンプ）は、出力電圧を帰還抵抗（ R_s と R_f ）によって抵抗分圧した帰還電圧（ V_{fb} ）と基準電圧（ V_{ref} ）を比較します。この誤差増幅器により、入力電圧や温度変化の影響を受けない一定の出力電圧を保持するのに必要なゲート電圧を出カトランジスタに供給します。



*1. 寄生ダイオード

図19

2. 出カトランジスタ

S-1133シリーズでは、出カトランジスタとして低オン抵抗のPch MOS FETトランジスタを用いています。

トランジスタの構造上、VIN端子 - VOUT端子間には寄生ダイオードが存在しますので、VINよりVOUTの電位が高くなると逆流電流によりICが破壊される可能性があります。したがって、VOUTはVIN+0.3 Vを越えないように注意してください。

3. ON / OFF端子

レギュレート動作の起動および停止を行います。

ON/OFF端子をOFFレベルにすると、内部回路はすべて動作を停止し、VIN端子 - VOUT端子間内蔵Pch MOS FET出力トランジスタをオフさせ、消費電流を大幅に抑えます。VOUT端子は数百kΩのVOUT端子 - VSS端子間内蔵分割抵抗によってV_{SS}レベルとなります。

なお、ON / OFF端子は図20の構造になっており、内部でプルアップもプルダウンもされていないのでフローティング状態で使用しないでください。また、0.3 V ~ V_{IN} - 0.3 Vの電圧を印加すると消費電流が増加しますので、注意してください。

ON / OFF端子を使用しないときは、製品タイプが“A”の場合はVSS端子に接続し、“B”の場合はVIN端子に接続しておいてください。

表7

製品タイプ	ON / OFF端子	内部回路	VOUT端子電圧	消費電流
A	“L”: ON	動作	設定値	I _{SS1}
A	“H”: OFF	停止	V _{SS} 電位	I _{SS2}
B	“L”: OFF	停止	V _{SS} 電位	I _{SS2}
B	“H”: ON	動作	設定値	I _{SS1}

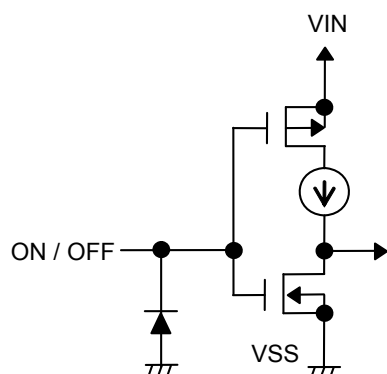


図20

4. サーマルシャットダウン回路

S-1133シリーズでは、発熱による破壊を防ぐためのサーマルシャットダウン回路を内蔵しています。ジャンクション温度が150 °C typ.に上昇すると、サーマルシャットダウン回路が動作し、レギュレート動作を停止します。ジャンクション温度が120 °C typ.に下がると、サーマルシャットダウン回路が解除され、レギュレート動作を再開します。

自己発熱によりサーマルシャットダウン回路が動作した場合、レギュレート動作を停止し、出力電圧が下がります。レギュレート動作が停止すると、自己発熱がなくなりICの温度が下がります。温度が下がるとサーマルシャットダウン回路が解除され、レギュレート動作を再開し、再び自己発熱が発生します。この繰り返し動作を行うことにより、出力電圧波形がパルス状になります。この現象は入力電圧か出力電流のどちらか、または両方を下げて内部消費電力を少なくするか、あるいは周囲温度を下げない限り、レギュレート動作の停止、再開動作を止めることはできません。

表8

サーマルシャットダウン回路	VOUT端子電圧
動作 : 150 °C typ.*1	V _{SS} 電位
解除 : 120 °C typ.*1	設定値

*1. ジャンクション温度

5. 出力電圧外部設定タイプ

S-1133シリーズでは、外部抵抗により出力電圧を設定できる出力電圧外部設定タイプ (S-1133B00 / S-1133A00) を用意しています。VOUT端子 - VADJ端子間に抵抗 (R_a)、VADJ端子 - VSS端子間に抵抗 (R_b) を接続することにより出力電圧を設定することができます。

出力電圧は、下式にて算出されます。

$$V_{OUT} = 1.8 + R_a \times I_a \dots\dots\dots (1)$$

上式 (1) に、 $I_a = I_{VADJ} + 1.8 / R_b$ を代入して、

$$V_{OUT} = 1.8 + R_a \times (I_{VADJ} + 1.8 / R_b) = 1.8 \times (1.0 + R_a / R_b) + R_a \times I_{VADJ} \dots\dots\dots (2)$$

上式 (2) において、 $R_a \times I_{VADJ}$ が出力電圧誤差の原因となります。

なお、出力電圧の誤差が微小なものかどうかは、下記 (3) 式により判断します。

$R_a \times I_{VADJ}$ に、 $I_{VADJ} = 1.8 / R_{VADJ}$ を代入して、

$$V_{OUT} = 1.8 \times (1.0 + R_a / R_b) + 1.8 \times R_a / R_{VADJ} \dots\dots\dots (3)$$

R_{VADJ} が R_a よりも十分大きければ誤差を微小なものとして判断することができます。

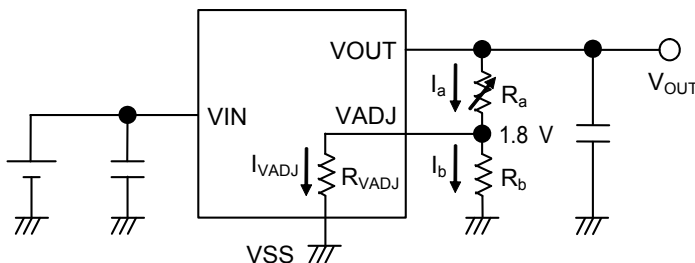


図21

出力電圧 $V_{OUT} = 3.0$ V を設定する計算例は次式のようになります。

抵抗 $R_b = 2$ k Ω の場合、 $R_{VADJ} = 200$ k Ω typ. を (3) 式に代入すると、

$$\text{抵抗 } R_a = (3.0 / 1.8 - 1) \times ((2k \times 200k) / (2k + 200k)) \approx 1.3 \text{ k}\Omega$$

注意 上記接続図および定数は、動作を保証するものではありません。実際のアプリケーションで十分な評価の上、定数を設定してください。

■ 注意事項

- VIN端子、VOUT端子およびGNDの配線は、インピーダンスが低くなるように十分注意してパターン配線してください。またVOUT端子 - VSS端子間の出力コンデンサ (C_L) とVIN端子 - VSS端子間の入力安定用コンデンサ (C_{IN}) は、それぞれの端子の近くに付加してください。
- 外部抵抗を用いて出力電圧を設定する場合、VOUT端子 - VADJ端子間の抵抗 (R_a) とVADJ端子 - VSS端子間の抵抗 (R_b) は、それぞれ端子の近くに付加してください。
- 出力電圧外部設定品は、VOUT端子から出力される電圧を、VOUT端子 - VADJ端子間ならびにVADJ端子 - VSS端子間に接続された分割抵抗により分割し、VADJ端子に帰還することにより、任意電圧の設定を可能にしています。上記分割抵抗以外の素子をVOUT端子 - VADJ端子間もしくはVADJ端子 - VSS端子間に接続すると、ボルテージレギュレータとして安定動作しない可能性がありますので注意してください。
- 一般にシリーズレギュレータを低負荷電流 (1.0 mA以下) 状態で使用すると、出力電圧が上昇する場合がありますので注意してください。
- 一般にシリーズレギュレータは、高温時に出力ドライバのリーク電流により、出力電圧が上昇する場合がありますので注意してください。
- 一般にシリーズレギュレータは、外付け部品の選択によっては発振するおそれがあります。S-1133シリーズでは以下の条件を推奨しておりますが、実際の使用条件において、温度特性を含めた十分な評価を行い決定してください。

入力コンデンサ (C _{IN})	: 1.0 μF以上 ^{*1}
出力コンデンサ (C _L)	: 1.0 μF以上 ^{*1}
等価直列抵抗 (ESR)	: 1.0 Ω以下

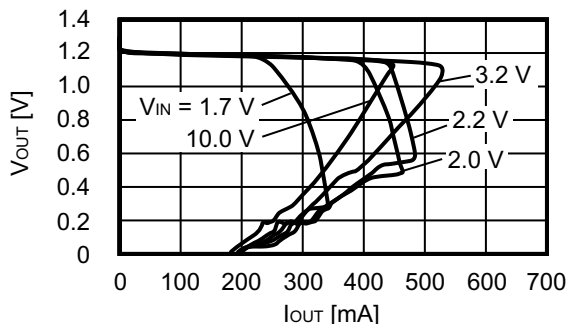
*1. 出力電圧値が1.7 V以下の製品の場合は、2.2 μF以上となります。

- 電源のインピーダンスが高い場合には、ICの入力部の容量が小さいかあるいはまったく接続されていないときに発振することがありますので注意してください。
- IC出力部の容量が小さい場合には、電源変動、負荷変動の特性が悪くなります。出力電圧の変動は、実機にて十分な評価を行ってください。
- 電源投入時、または電源変動時、電圧を急激に立ち上げると、出力電圧に一瞬オーバーシュートが発生することがあります。電源投入時の出力電圧は、実機にて十分な評価を行ってください。
- サーマルシャットダウン回路が動作して、レギュレータが停止するときに入力電圧が絶対最大定格を越える場合があります。入力電圧、出力電流および電源のインダクタンスが高い場合により発生し易くなりますので、実機にて十分な評価をおこなってください。
- IC内での損失がパッケージの許容損失を越えないように、入出力電圧、負荷電流の使用条件に注意してください。
- 本ICは静電気に対する保護回路が内蔵されていますが、保護回路の性能を越える過大静電気がICに印加されないようにしてください。
- 必要とする出力電流の設定においては、「■ 電気的特性」、表5、表6の出力電流値および欄外の注意書き*5に留意してください。
- 弊社ICを使用して製品を作る場合には、その製品での当ICの使い方や製品の仕様、出荷先の国などによって当ICを含めた製品が特許に抵触した場合、その責任は負いかねます。

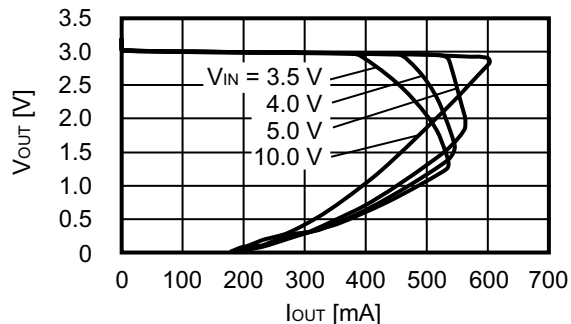
■ 諸特性データ (Typicalデータ)

(1) 出力電圧—出力電流 (負荷電流増加時) ($T_a = +25^\circ\text{C}$)

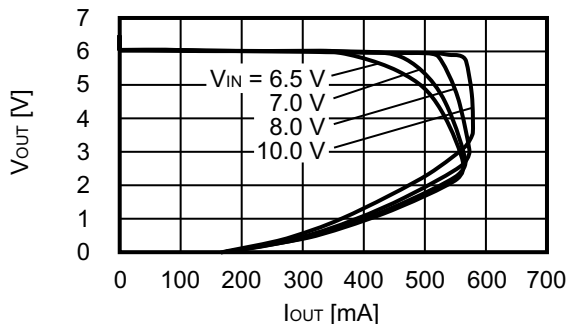
S-1133B12



S-1133B30



S-1133B60

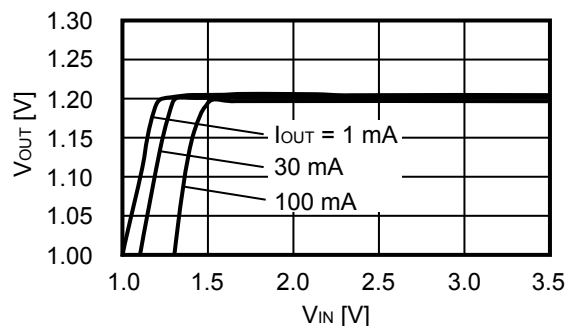


備考 必要とする出力電流の設定においては、次の点に注意してください。

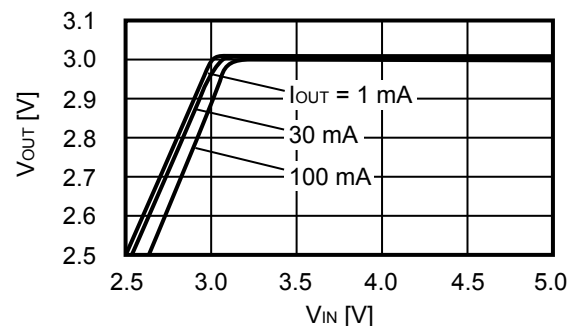
1. 「■電気的特性」、表5、表6の出力電流min.値、および注意書き*5
2. パッケージの許容損失

(2) 出力電圧—入力電圧 ($T_a = +25^\circ\text{C}$)

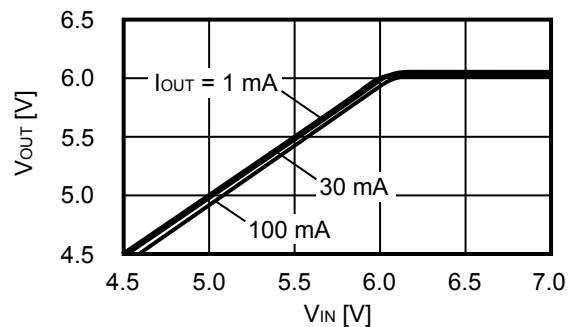
S-1133B12



S-1133B30

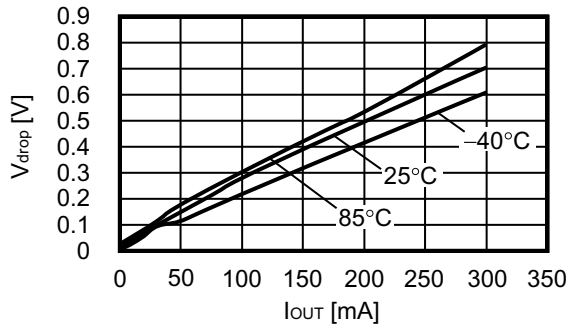


S-1133B60

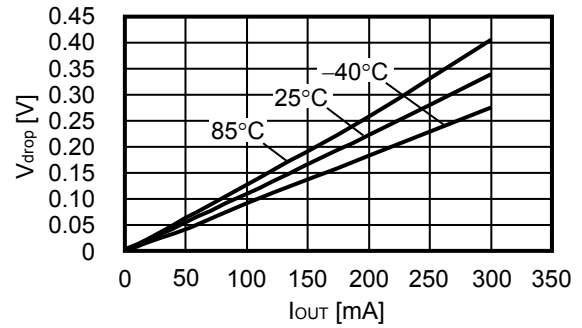


(3) ドロップアウト電圧－出力電流

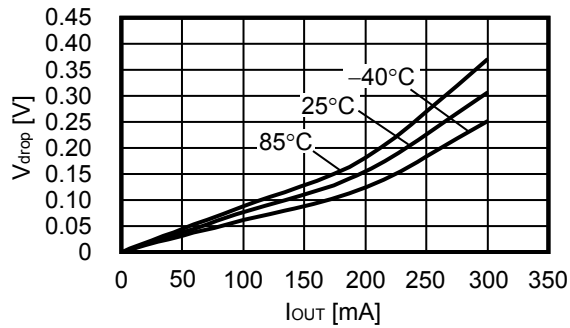
S-1133B12



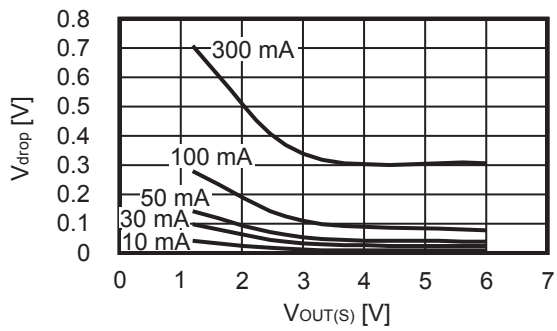
S-1133B30



S-1133B60

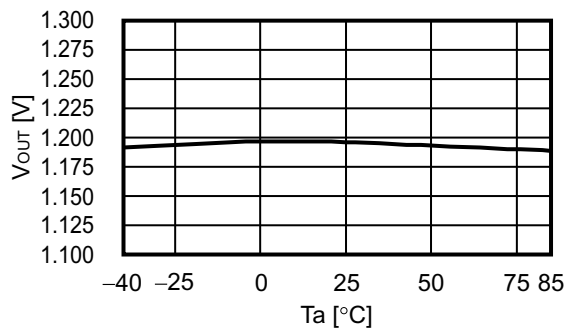


(4) ドロップアウト電圧－設定出力電圧

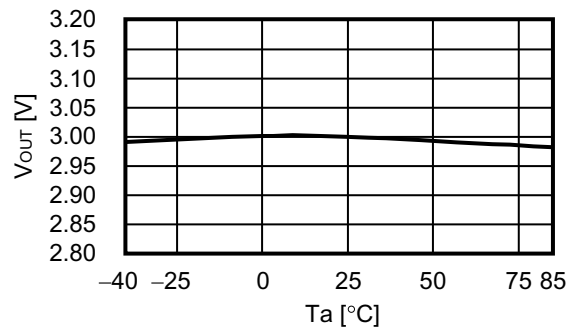


(5) 出力電圧—周囲温度

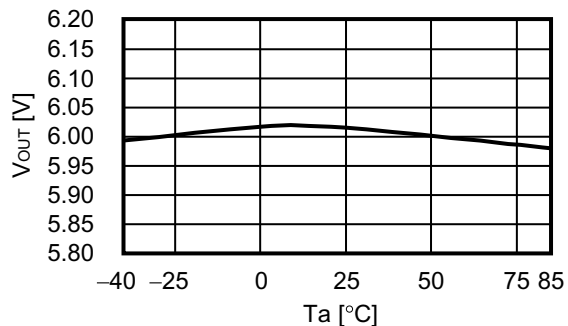
S-1133B12



S-1133B30

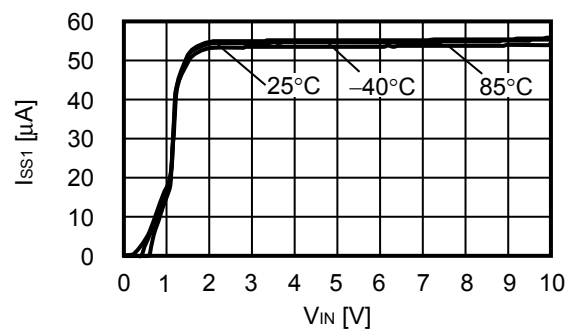


S-1133B60

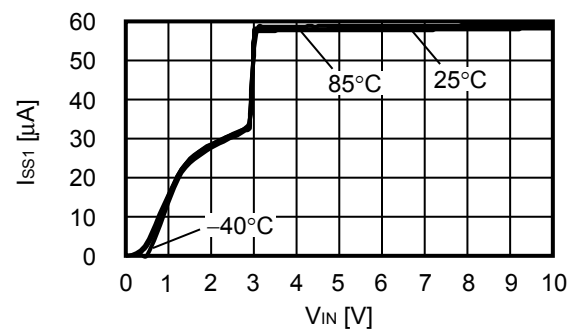


(6) 消費電流—入力電圧

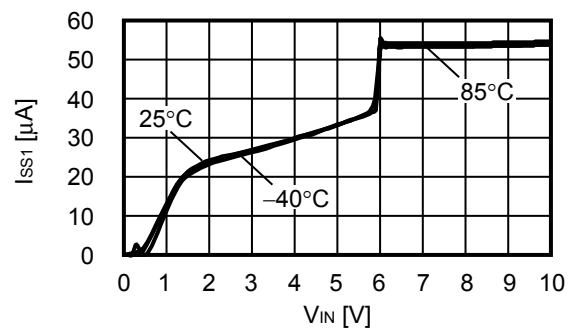
S-1133B12



S-1133B30

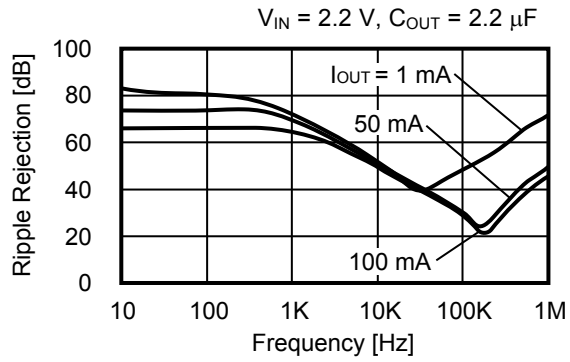


S-1133B60

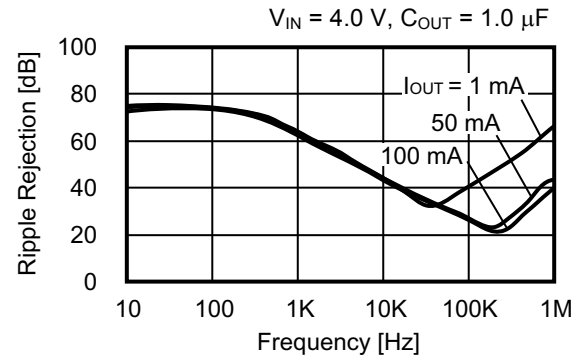


(7) リップル除去率 (Ta = +25 °C)

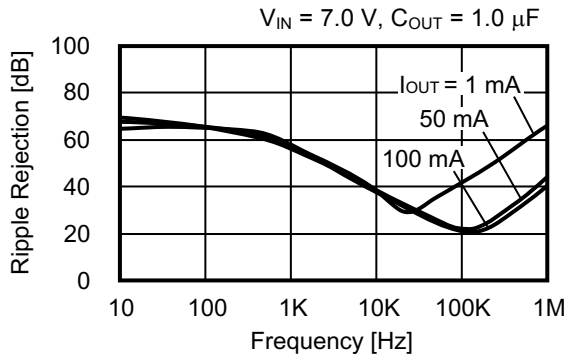
S-1133B12



S-1133B30



S-1133B60

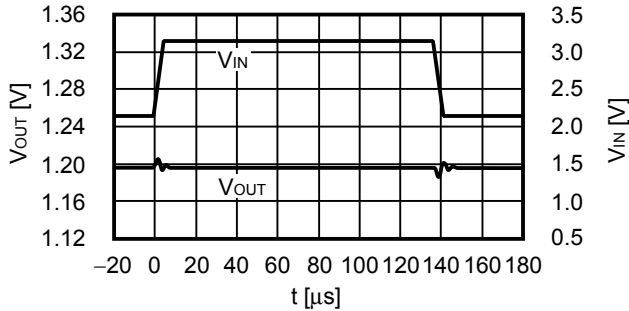


■ 参考データ

(1) 入力過渡応答特性 (Ta = +25 °C)

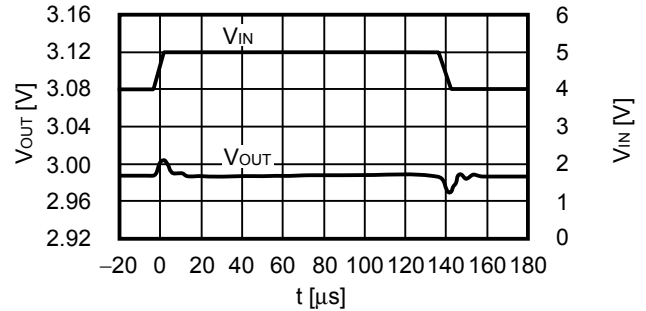
S-1133B12

$I_{OUT} = 100 \text{ mA}$, $t_r = t_f = 5.0 \text{ } \mu\text{s}$, $C_{OUT} = 2.2 \text{ } \mu\text{F}$, $C_{IN} = 2.2 \text{ } \mu\text{F}$



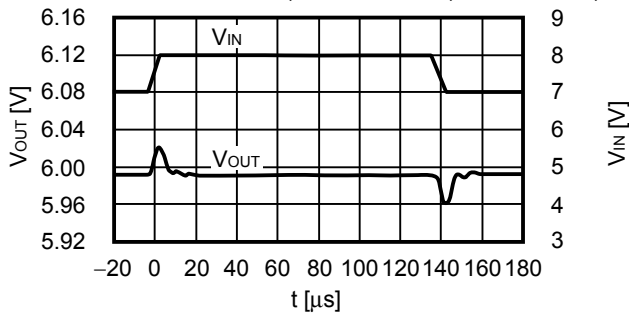
S-1133B30

$I_{OUT} = 100 \text{ mA}$, $t_r = t_f = 5.0 \text{ } \mu\text{s}$, $C_{OUT} = 1.0 \text{ } \mu\text{F}$, $C_{IN} = 1.0 \text{ } \mu\text{F}$



S-1133B60

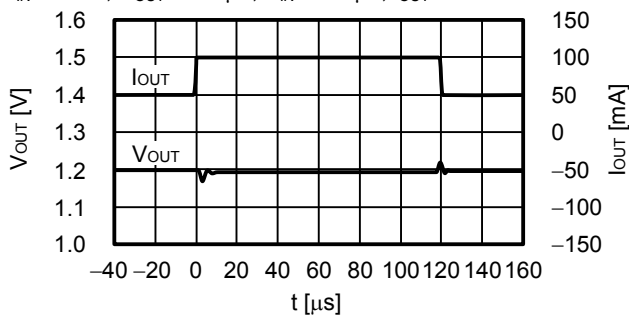
$I_{OUT} = 100 \text{ mA}$, $t_r = t_f = 5.0 \text{ } \mu\text{s}$, $C_{OUT} = 1.0 \text{ } \mu\text{F}$, $C_{IN} = 1.0 \text{ } \mu\text{F}$



(2) 負荷過渡応答特性 (Ta = +25 °C)

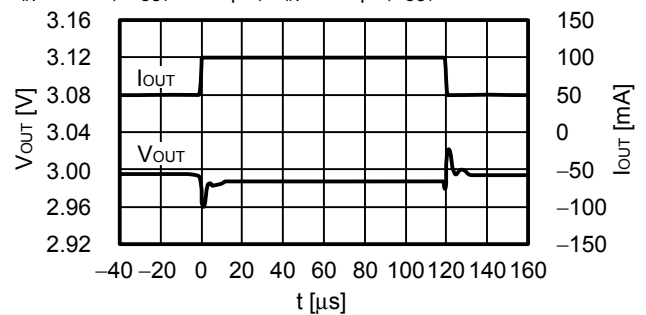
S-1133B12

$V_{IN} = 2.2 \text{ V}$, $C_{OUT} = 2.2 \text{ } \mu\text{F}$, $C_{IN} = 2.2 \text{ } \mu\text{F}$, $I_{OUT} = 50 \text{ mA} \leftrightarrow 100 \text{ mA}$



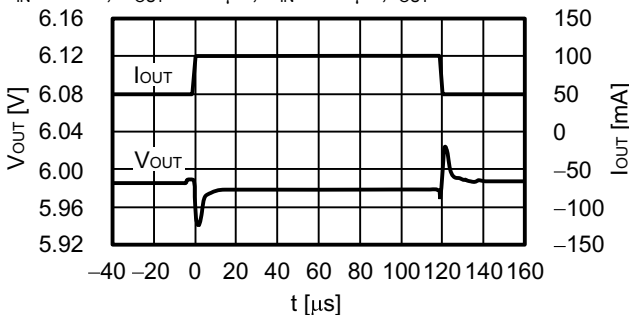
S-1133B30

$V_{IN} = 4.0 \text{ V}$, $C_{OUT} = 1.0 \text{ } \mu\text{F}$, $C_{IN} = 1.0 \text{ } \mu\text{F}$, $I_{OUT} = 50 \text{ mA} \leftrightarrow 100 \text{ mA}$



S-1133B60

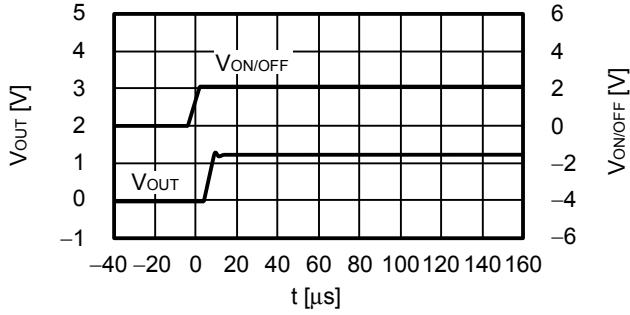
$V_{IN} = 7.0 \text{ V}$, $C_{OUT} = 1.0 \text{ } \mu\text{F}$, $C_{IN} = 1.0 \text{ } \mu\text{F}$, $I_{OUT} = 50 \text{ mA} \leftrightarrow 100 \text{ mA}$



(3) ON / OFF端子過渡応答特性 (Ta = +25 °C)

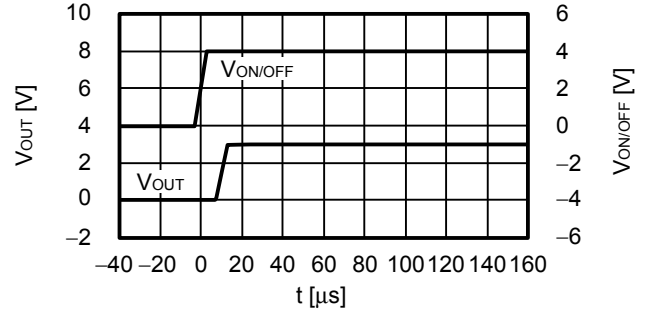
S-1133B12

$V_{IN} = 2.2 \text{ V}$, $C_{OUT} = 2.2 \mu\text{F}$, $C_{IN} = 2.2 \mu\text{F}$, $I_{OUT} = 100 \text{ mA}$



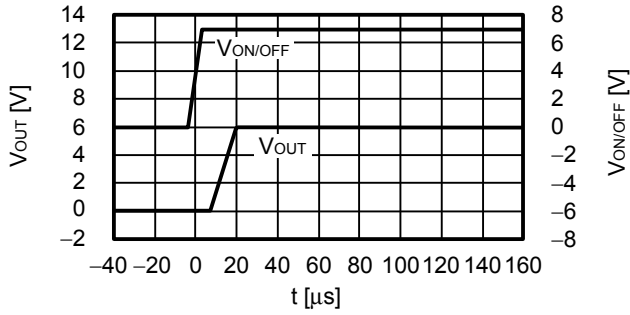
S-1133B30

$V_{IN} = 4.0 \text{ V}$, $C_{OUT} = 1.0 \mu\text{F}$, $C_{IN} = 1.0 \mu\text{F}$, $I_{OUT} = 100 \text{ mA}$



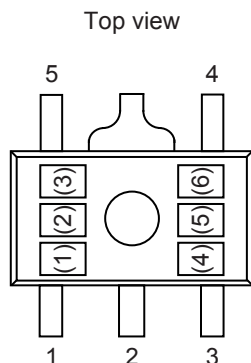
S-1133B60

$V_{IN} = 7.0 \text{ V}$, $C_{OUT} = 1.0 \mu\text{F}$, $C_{IN} = 1.0 \mu\text{F}$, $I_{OUT} = 100 \text{ mA}$



■ マーキング仕様

1. SOT-89-5



(1) ~ (3) : 製品略号 (製品名と製品略号の対照表を参照)
(4) ~ (6) : ロットナンバー

製品名と製品略号の対照表

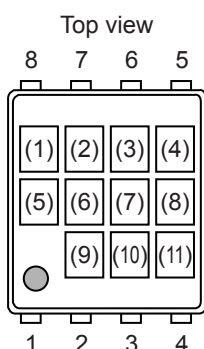
製品名	製品略号		
	(1)	(2)	(3)
S-1133B00-U5T1x	Q	8	A
S-1133B12-U5T1x	Q	8	B
S-1133B13-U5T1x	Q	8	C
S-1133B14-U5T1x	Q	8	D
S-1133B15-U5T1x	Q	8	E
S-1133B16-U5T1x	Q	8	F
S-1133B17-U5T1x	Q	8	G
S-1133B18-U5T1x	Q	8	H
S-1133B19-U5T1x	Q	8	I
S-1133B20-U5T1x	Q	8	J
S-1133B21-U5T1x	Q	8	K
S-1133B22-U5T1x	Q	8	L
S-1133B23-U5T1x	Q	8	M
S-1133B24-U5T1x	Q	8	N
S-1133B25-U5T1x	Q	8	O
S-1133B26-U5T1x	Q	8	P
S-1133B27-U5T1x	Q	8	Q
S-1133B28-U5T1x	Q	8	R
S-1133B29-U5T1x	Q	8	S
S-1133B30-U5T1x	Q	8	T
S-1133B31-U5T1x	Q	8	U
S-1133B32-U5T1x	Q	8	V
S-1133B33-U5T1x	Q	8	W
S-1133B34-U5T1x	Q	8	X
S-1133B35-U5T1x	Q	8	Y

製品名	製品略号		
	(1)	(2)	(3)
S-1133B36-U5T1x	Q	8	Z
S-1133B37-U5T1x	Q	9	A
S-1133B38-U5T1x	Q	9	B
S-1133B39-U5T1x	Q	9	C
S-1133B40-U5T1x	Q	9	D
S-1133B41-U5T1x	Q	9	E
S-1133B42-U5T1x	Q	9	F
S-1133B43-U5T1x	Q	9	G
S-1133B44-U5T1x	Q	9	H
S-1133B45-U5T1x	Q	9	I
S-1133B46-U5T1x	Q	9	J
S-1133B47-U5T1x	Q	9	K
S-1133B48-U5T1x	Q	9	L
S-1133B49-U5T1x	Q	9	M
S-1133B50-U5T1x	Q	9	N
S-1133B51-U5T1x	Q	9	O
S-1133B52-U5T1x	Q	9	P
S-1133B53-U5T1x	Q	9	Q
S-1133B54-U5T1x	Q	9	R
S-1133B55-U5T1x	Q	9	S
S-1133B56-U5T1x	Q	9	T
S-1133B57-U5T1x	Q	9	U
S-1133B58-U5T1x	Q	9	V
S-1133B59-U5T1x	Q	9	W
S-1133B60-U5T1x	Q	9	X

備考 1. x : GまたはU

2. Sn 100%、ハロゲンフリー製品をご希望の場合は、環境コード = Uの製品をお選びください。

2. SNT-8A



- (1) : ブランク
 (2) ~ (4) : 製品略号 (製品名と製品略号の対照表を参照)
 (5), (6) : ブランク
 (7) ~ (11) : ロットナンバー

製品名と製品略号の対照表

製品名	製品略号		
	(2)	(3)	(4)
S-1133B00-I8T1U	Q	8	A
S-1133B12-I8T1U	Q	8	B
S-1133B13-I8T1U	Q	8	C
S-1133B14-I8T1U	Q	8	D
S-1133B15-I8T1U	Q	8	E
S-1133B16-I8T1U	Q	8	F
S-1133B17-I8T1U	Q	8	G
S-1133B18-I8T1U	Q	8	H
S-1133B19-I8T1U	Q	8	I
S-1133B20-I8T1U	Q	8	J
S-1133B21-I8T1U	Q	8	K
S-1133B22-I8T1U	Q	8	L
S-1133B23-I8T1U	Q	8	M
S-1133B24-I8T1U	Q	8	N
S-1133B25-I8T1U	Q	8	O
S-1133B26-I8T1U	Q	8	P
S-1133B27-I8T1U	Q	8	Q
S-1133B28-I8T1U	Q	8	R
S-1133B29-I8T1U	Q	8	S
S-1133B30-I8T1U	Q	8	T
S-1133B31-I8T1U	Q	8	U
S-1133B32-I8T1U	Q	8	V
S-1133B33-I8T1U	Q	8	W
S-1133B34-I8T1U	Q	8	X
S-1133B35-I8T1U	Q	8	Y

製品名	製品略号		
	(2)	(3)	(4)
S-1133B36-I8T1U	Q	8	Z
S-1133B37-I8T1U	Q	9	A
S-1133B38-I8T1U	Q	9	B
S-1133B39-I8T1U	Q	9	C
S-1133B40-I8T1U	Q	9	D
S-1133B41-I8T1U	Q	9	E
S-1133B42-I8T1U	Q	9	F
S-1133B43-I8T1U	Q	9	G
S-1133B44-I8T1U	Q	9	H
S-1133B45-I8T1U	Q	9	I
S-1133B46-I8T1U	Q	9	J
S-1133B47-I8T1U	Q	9	K
S-1133B48-I8T1U	Q	9	L
S-1133B49-I8T1U	Q	9	M
S-1133B50-I8T1U	Q	9	N
S-1133B51-I8T1U	Q	9	O
S-1133B52-I8T1U	Q	9	P
S-1133B53-I8T1U	Q	9	Q
S-1133B54-I8T1U	Q	9	R
S-1133B55-I8T1U	Q	9	S
S-1133B56-I8T1U	Q	9	T
S-1133B57-I8T1U	Q	9	U
S-1133B58-I8T1U	Q	9	V
S-1133B59-I8T1U	Q	9	W
S-1133B60-I8T1U	Q	9	X



No. UP005-A-P-SD-2.0

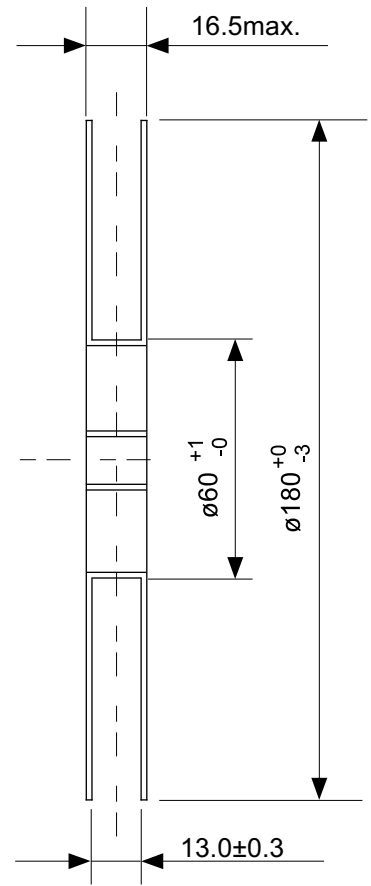
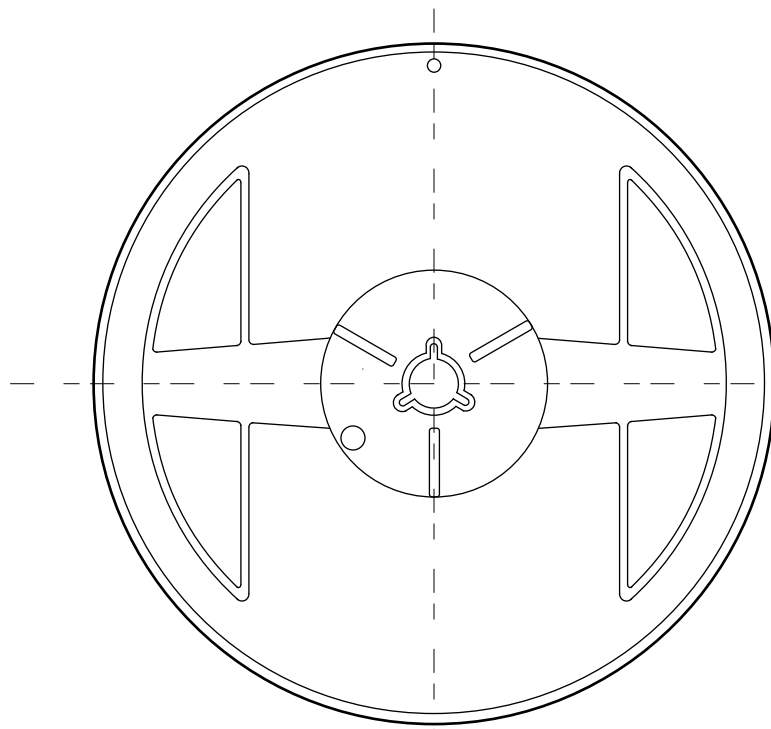
TITLE	SOT895-A-PKG Dimensions
No.	UP005-A-P-SD-2.0
ANGLE	
UNIT	mm
ABLIC Inc.	



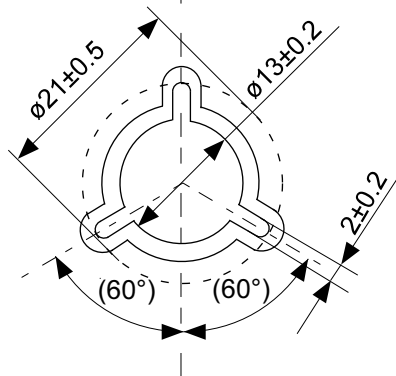
→
Feed direction

No. UP005-A-C-SD-2.0

TITLE	SOT895-A-Carrier Tape
No.	UP005-A-C-SD-2.0
ANGLE	
UNIT	mm
ABLIC Inc.	

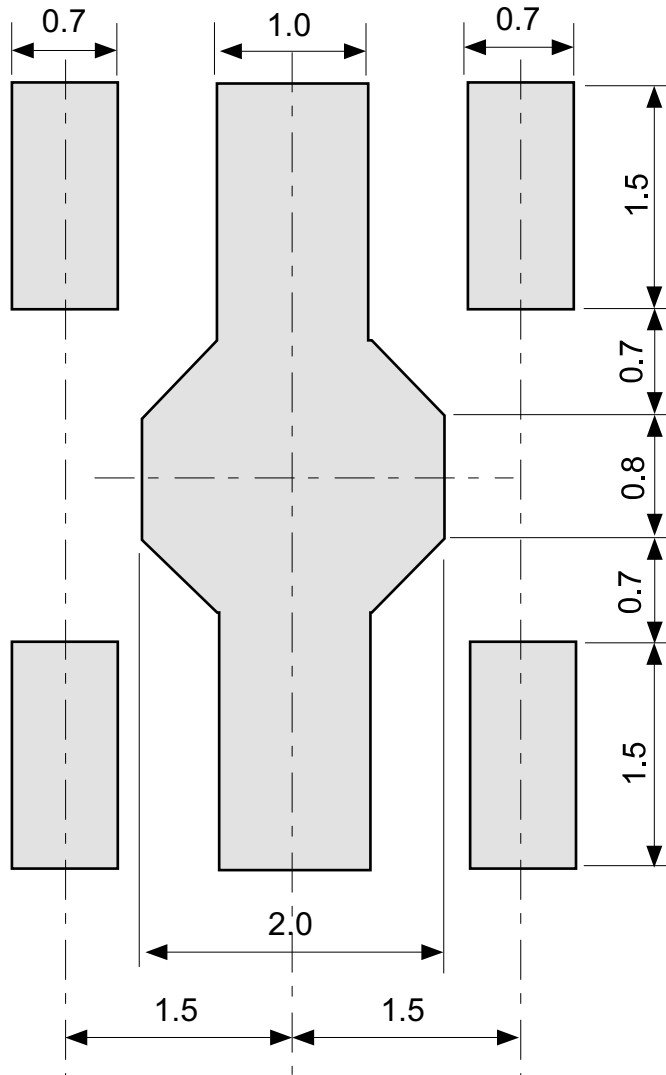


Enlarged drawing in the central part



No. UP005-A-R-SD-1.1

TITLE	SOT895-A-Reel		
No.	UP005-A-R-SD-1.1		
ANGLE		QTY.	1,000
UNIT	mm		
ABLIC Inc.			



No. UP005-A-L-S1-1.0

TITLE	SOT895-A -Land Recommendation
No.	UP005-A-L-S1-1.0
ANGLE	
UNIT	mm
ABLIC Inc.	



No. PH008-A-P-SD-2.1

TITLE	SNT-8A-A-PKG Dimensions
No.	PH008-A-P-SD-2.1
ANGLE	
UNIT	mm
ABLIC Inc.	



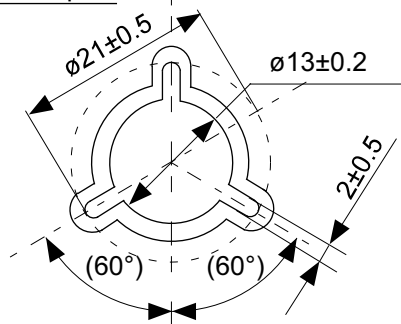
→
Feed direction

No. PH008-A-C-SD-2.0

TITLE	SNT-8A-A-Carrier Tape
No.	PH008-A-C-SD-2.0
ANGLE	
UNIT	mm
ABLIC Inc.	



Enlarged drawing in the central part



No. PH008-A-R-SD-1.0

TITLE	SNT-8A-A-Reel		
No.	PH008-A-R-SD-1.0		
ANGLE		QTY.	5,000
UNIT	mm		
ABLIC Inc.			



※1. ランドパターンの幅に注意してください (0.25 mm min. / 0.30 mm typ.).
 ※2. パッケージ中央にランドパターンを広げないでください (1.96 mm ~ 2.06 mm)。

- 注意
1. パッケージのモールド樹脂下にシルク印刷やハンダ印刷などしないでください。
 2. パッケージ下の配線上のソルダーレジストなどの厚みをランドパターン表面から0.03 mm以下にしてください。
 3. マスク開口サイズと開口位置はランドパターンと合わせてください。
 4. 詳細は "SNTパッケージ活用の手引き" を参照してください。

※1. Pay attention to the land pattern width (0.25 mm min. / 0.30 mm typ.).
 ※2. Do not widen the land pattern to the center of the package (1.96 mm to 2.06mm).

- Caution**
1. Do not do silkscreen printing and solder printing under the mold resin of the package.
 2. The thickness of the solder resist on the wire pattern under the package should be 0.03 mm or less from the land pattern surface.
 3. Match the mask aperture size and aperture position with the land pattern.
 4. Refer to "SNT Package User's Guide" for details.

※1. 请注意焊盘模式的宽度 (0.25 mm min. / 0.30 mm typ.).
 ※2. 请勿向封装中间扩展焊盘模式 (1.96 mm ~ 2.06 mm)。

- 注意
1. 请勿在树脂型封装的下面印刷丝网、焊锡。
 2. 在封装下、布线上的阻焊膜厚度 (从焊盘模式表面起) 请控制在 0.03 mm 以下。
 3. 钢网的开口尺寸和开口位置请与焊盘模式对齐。
 4. 详细内容请参阅 "SNT 封装的应用指南"。

No. PH008-A-L-SD-4.1

TITLE	SNT-8A-A -Land Recommendation
No.	PH008-A-L-SD-4.1
ANGLE	
UNIT	mm
ABLIC Inc.	

免責事項 (取り扱い上の注意)

1. 本資料に記載のすべての情報 (製品データ、仕様、図、表、プログラム、アルゴリズム、応用回路例等) は本資料発行時点のものであり、予告なく変更することがあります。
2. 本資料に記載の回路例、使用方法は参考情報であり、量産設計を保証するものではありません。
本資料に記載の情報を使用したことによる、本資料に記載の製品 (以下、本製品といいます) に起因しない損害や第三者の知的財産権等の権利に対する侵害に関し、弊社はその責任を負いません。
3. 本資料に記載の内容に記述の誤りがあり、それに起因する損害が生じた場合において、弊社はその責任を負いません。
4. 本資料に記載の範囲内の条件、特に絶対最大定格、動作電圧範囲、電気的特性等に注意して製品を使用してください。
本資料に記載の範囲外の条件での使用による故障や事故等に関する損害等について、弊社はその責任を負いません。
5. 本製品の使用にあたっては、用途および使用する地域、国に対応する法規制、および用途への適合性、安全性等を確認、試験してください。
6. 本製品を輸出する場合は、外国為替および外国貿易法、その他輸出関連法令を遵守し、関連する必要な手続きを行ってください。
7. 本製品を大量破壊兵器の開発や軍事利用の目的で使用および、提供 (輸出) することは固くお断りします。核兵器、生物兵器、化学兵器およびミサイルの開発、製造、使用もしくは貯蔵、またはその他の軍事用途を目的とする者へ提供 (輸出) した場合、弊社はその責任を負いません。
8. 本製品は、身体、生命および財産に損害を及ぼすおそれのある機器または装置の部品 (医療機器、防災機器、防犯機器、燃焼制御機器、インフラ制御機器、車両機器、交通機器、車載機器、航空機器、宇宙機器、および原子力機器等) として設計されたものではありません。ただし、弊社が車載用等の用途を指定する場合を除きます。上記の機器および装置には、弊社の書面による許可なくして使用しないでください。
特に、生命維持装置、人体に埋め込んで使用する機器等、直接人命に影響を与える機器には使用できません。
これらの用途への利用を検討の際には、必ず事前に弊社営業部にご相談ください。
また、弊社指定の用途以外に使用されたことにより発生した損害等について、弊社はその責任を負いません。
9. 半導体製品はある確率で故障、誤動作する場合があります。
本製品の故障や誤動作が生じた場合でも人身事故、火災、社会的損害等発生しないように、お客様の責任において冗長設計、延焼対策、誤動作防止等の安全設計をしてください。
また、システム全体で十分に評価し、お客様の責任において適用可否を判断してください。
10. 本製品は、耐放射線設計しておりません。お客様の用途に応じて、お客様の製品設計において放射線対策を行ってください。
11. 本製品は、通常使用における健康への影響はありませんが、化学物質、重金属を含有しているため、口中には入れないようにしてください。また、ウエハ、チップの破断面は鋭利な場合がありますので、素手で接触の際は怪我等に注意してください。
12. 本製品を廃棄する場合には、使用する地域、国に対応する法令を遵守し、適切に処理してください。
13. 本資料は、弊社の著作権、ノウハウに係わる内容も含まれております。
本資料中の記載内容について、弊社または第三者の知的財産権、その他の権利の実施、使用を許諾または保証するものではありません。本資料の一部または全部を弊社の許可なく転載、複製し、第三者に開示することは固くお断りします。
14. 本資料の内容の詳細については、弊社営業部までお問い合わせください。

2.0-2018.01



ABLIC

エイブリック株式会社
www.ablicinc.com