

S-818 シリーズは、CMOS 技術を使用して開発した、低ドロップアウト電圧、高精度、低消費電流の正電圧ボルテージレギュレータです。

低オン抵抗トランジスタを内蔵しているのでドロップアウト電圧が小さく、大きな出力電流を得ることができます。出力コンデンサにはセラミックコンデンサ（2 μ F 以上）も使用できます。また ON/OFF 回路により電池の高寿命化に対応できます。携帯機器の構築には小型の SOT-23-5 パッケージ、また大電流の用途には SOT-89-5 パッケージをおすすめします。

■ 特長

- 出力電圧 : 2.0 ~ 6.0 V 間において 0.1 V ステップで選択可能
- 出力電圧精度 : \pm 2.0 %
- ドロップアウト電圧 : 170 mV typ. (5.0 V 出力品、 $I_{OUT} = 60$ mA)
- 消費電流 : 動作時 : 30 μ A typ.、40 μ A max.
パワーオフ時 : 100 nA typ.、500 nA max.
- 出力電流 : 200 mA 出力可能 (3.0 V 出力品、 $V_{IN} = 4$ V) ^{*1}
300 mA 出力可能 (5.0 V 出力品、 $V_{IN} = 6$ V) ^{*1}
- 出力コンデンサ : 2 μ F 以上のセラミックコンデンサが使用可能
- ON/OFF 回路内蔵 : 電池の長寿命化に対応可能
- 動作温度範囲 : $T_a = -40^{\circ}\text{C} \sim +85^{\circ}\text{C}$
- 鉛フリー、Sn 100%、ハロゲンフリー^{*2}

*1. 大電流出力時には、パッケージの許容損失にご注意ください。

*2. 詳細は「■ 品目コードの構成」を参照してください。

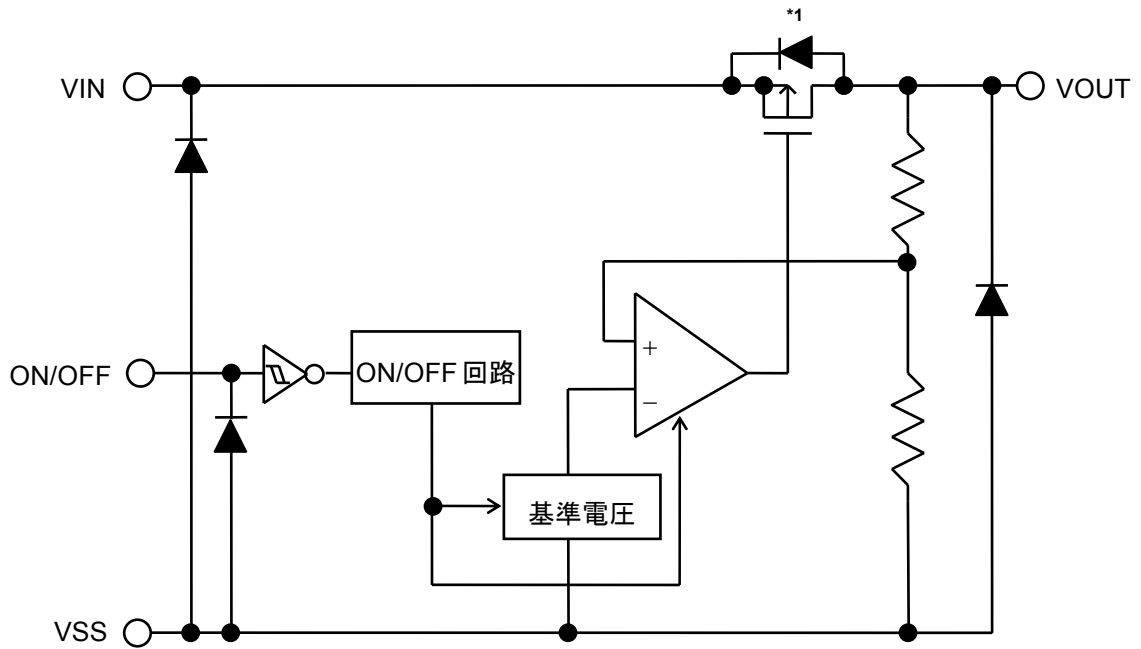
■ 用途

- バッテリー使用機器、通信機器、家庭用電気製品の定電圧電源

■ パッケージ

- SOT-23-5
- SOT-89-5

■ ブロック図

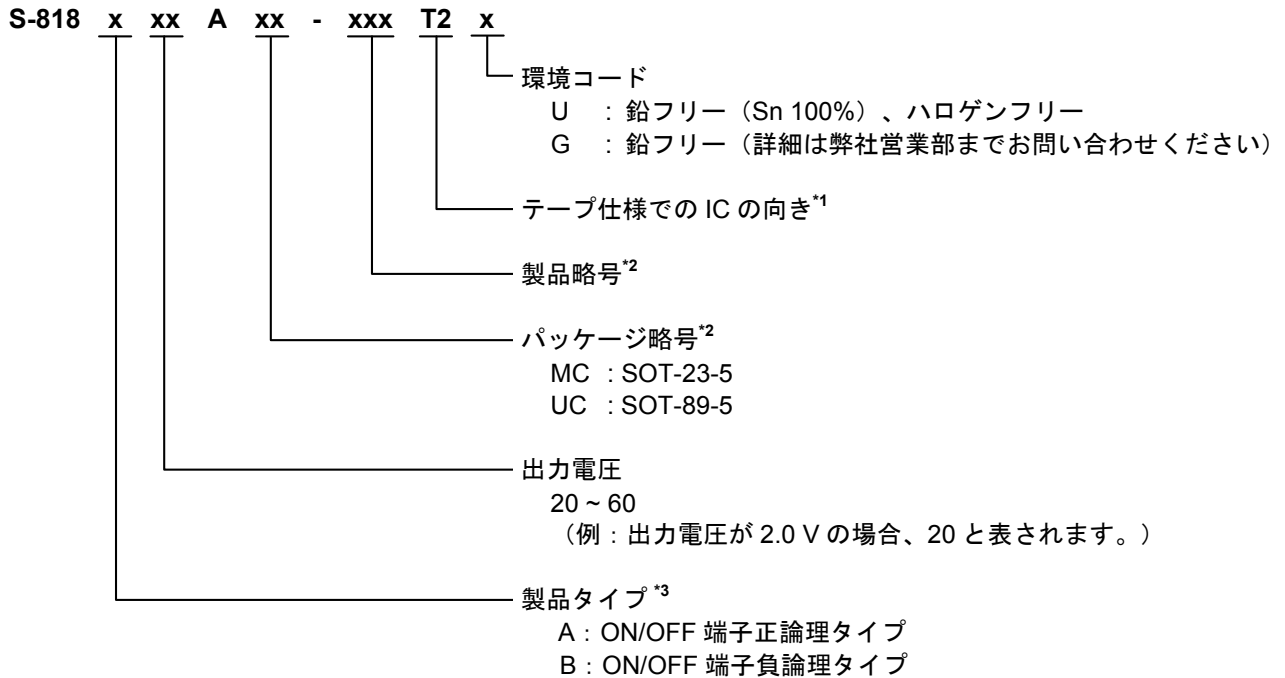


*1. 寄生ダイオード

図 1

■ 品目コードの構成

1. 製品名



*1. テープ図面を参照してください。

*2. 「3. 製品名リスト」の表 1 を参照してください。

*3. 「■ 動作説明」の「3. ON/OFF 端子」を参照してください。

2. パッケージ

パッケージ名	図面コード		
	パッケージ図面	テープ図面	リール図面
SOT-23-5	MP005-A-P-SD	MP005-A-C-SD	MP005-A-R-SD
SOT-89-5	UP005-A-P-SD	UP005-A-C-SD	UP005-A-R-SD

3. 製品名リスト

表 1

出力電圧	SOT-23-5	SOT-89-5
2.0 V±2.0%	S-818A20AMC-BGAT2x	S-818A20AUC-BGAT2x
2.1 V±2.0%	S-818A21AMC-BGBT2x	S-818A21AUC-BGBT2x
2.2 V±2.0%	S-818A22AMC-BGCT2x	S-818A22AUC-BGCT2x
2.3 V±2.0%	S-818A23AMC-BGDT2x	S-818A23AUC-BGDT2x
2.4 V±2.0%	S-818A24AMC-BGET2x	S-818A24AUC-BGET2x
2.5 V±2.0%	S-818A25AMC-BGFT2x	S-818A25AUC-BGFT2x
2.6 V±2.0%	S-818A26AMC-BGGT2x	S-818A26AUC-BGGT2x
2.7 V±2.0%	S-818A27AMC-BGHT2x	S-818A27AUC-BGHT2x
2.8 V±2.0%	S-818A28AMC-BGIT2x	S-818A28AUC-BGIT2x
2.9 V±2.0%	S-818A29AMC-BGJT2x	S-818A29AUC-BGJT2x
3.0 V±2.0%	S-818A30AMC-BGKT2x	S-818A30AUC-BGKT2x
3.1 V±2.0%	S-818A31AMC-BGLT2x	S-818A31AUC-BGLT2x
3.2 V±2.0%	S-818A32AMC-BGMT2x	S-818A32AUC-BGMT2x
3.3 V±2.0%	S-818A33AMC-BGNT2x	S-818A33AUC-BGNT2x
3.4 V±2.0%	S-818A34AMC-BGOT2x	S-818A34AUC-BGOT2x
3.5 V±2.0%	S-818A35AMC-BGPT2x	S-818A35AUC-BGPT2x
3.6 V±2.0%	S-818A36AMC-BGQT2x	S-818A36AUC-BGQT2x
3.7 V±2.0%	S-818A37AMC-BGRT2x	S-818A37AUC-BGRT2x
3.8 V±2.0%	S-818A38AMC-BGST2x	S-818A38AUC-BGST2x
3.9 V±2.0%	S-818A39AMC-BGTT2x	S-818A39AUC-BGTT2x
4.0 V±2.0%	S-818A40AMC-BGUT2x	S-818A40AUC-BGUT2x
4.1 V±2.0%	S-818A41AMC-BGVT2x	S-818A41AUC-BGVT2x
4.2 V±2.0%	S-818A42AMC-BGWT2x	S-818A42AUC-BGWT2x
4.3 V±2.0%	S-818A43AMC-BGXT2x	S-818A43AUC-BGXT2x
4.4 V±2.0%	S-818A44AMC-BGYT2x	S-818A44AUC-BGYT2x
4.5 V±2.0%	S-818A45AMC-BGZT2x	S-818A45AUC-BGZT2x
4.6 V±2.0%	S-818A46AMC-BHAT2x	S-818A46AUC-BHAT2x
4.7 V±2.0%	S-818A47AMC-BHBT2x	S-818A47AUC-BHBT2x
4.8 V±2.0%	S-818A48AMC-BHCT2x	S-818A48AUC-BHCT2x
4.9 V±2.0%	S-818A49AMC-BHDT2x	S-818A49AUC-BHDT2x
5.0 V±2.0%	S-818A50AMC-BHET2x	S-818A50AUC-BHET2x
5.1 V±2.0%	S-818A51AMC-BHFT2x	S-818A51AUC-BHFT2x
5.2 V±2.0%	S-818A52AMC-BHGT2x	S-818A52AUC-BHGT2x
5.3 V±2.0%	S-818A53AMC-BHHT2x	S-818A53AUC-BHHT2x
5.4 V±2.0%	S-818A54AMC-BHIT2x	S-818A54AUC-BHIT2x
5.5 V±2.0%	S-818A55AMC-BHJT2x	S-818A55AUC-BHJT2x
5.6 V±2.0%	S-818A56AMC-BHKT2x	S-818A56AUC-BHKT2x
5.7 V±2.0%	S-818A57AMC-BHLT2x	S-818A57AUC-BHLT2x
5.8 V±2.0%	S-818A58AMC-BHMT2x	S-818A58AUC-BHMT2x
5.9 V±2.0%	S-818A59AMC-BHNT2x	S-818A59AUC-BHNT2x
6.0 V±2.0%	S-818A60AMC-BHOT2x	S-818A60AUC-BHOT2x

- 備考 1. 製品タイプ B の製品を御希望の際は、弊社営業部までお問い合わせください。
 2. x : G または U
 3. Sn 100%、ハロゲンフリー製品をご希望の場合は、環境コード = U の製品をお選びください。

■ ピン配置図

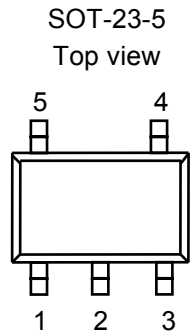


図 2

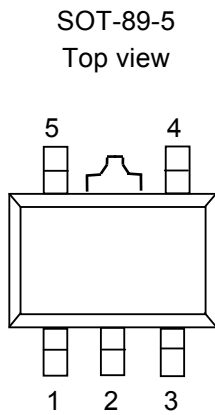


図 3

表 2

端子番号	端子記号	端子内容
1	VIN	電圧入力端子
2	VSS	GND 端子
3	ON/OFF	ON/OFF 端子
4	NC ^{*1}	無接続
5	VOUT	電圧出力端子

*1. NC は電氣的にオープンを示します。
そのためVIN 端子またはVSS 端子に接続しても問題ありません。

表 3

端子番号	端子記号	端子内容
1	VOUT	電圧出力端子
2	VSS	GND 端子
3	NC ^{*1}	無接続
4	ON/OFF	ON/OFF 端子
5	VIN	電圧入力端子

*1. NC は電氣的にオープンを示します。
そのためVIN 端子またはVSS 端子に接続しても問題ありません。

■ 絶対最大定格

表 4

(特記なき場合 : Ta=25 °C)

項目	記号	絶対最大定格	単位
入力電圧	V_{IN}	$V_{SS}-0.3 \sim V_{SS}+12$	V
	$V_{ON/OFF}$	$V_{SS}-0.3 \sim V_{SS}+12$	V
出力電圧	V_{OUT}	$V_{SS}-0.3 \sim V_{IN}+0.3$	V
許容損失	P_D	250 (基板未実装時)	mW
		600 ^{*1}	mW
		500 (基板未実装時)	mW
		1000 ^{*1}	mW
動作周囲温度	T_{opr}	-40 ~ +85	°C
保存温度	T_{stg}	-40 ~ +125	°C

*1. 基板実装時

[実装基板]

- (1) 基板サイズ : 114.3 mm × 76.2 mm × t1.6 mm
- (2) 名称 : JEDEC STANDARD51-7

注意 絶対最大定格とは、どのような条件下でも越えてはならない定格値です。万一この定格値を越えると、製品の劣化などの物理的な損傷を与える可能性があります。

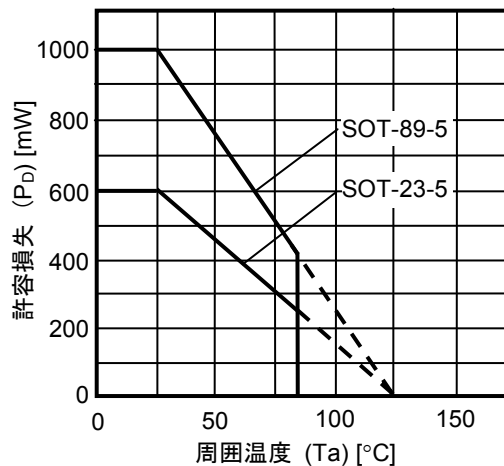


図 4 パッケージ許容損失 (基板実装時)

■ 電気的特性

表 5

(特記なき場合 : Ta=25 °C)

項目	記号	条件	Min.	Typ.	Max.	単位	測定回路	
出力電圧 ^{*1}	V _{OUT(E)}	V _{IN} =V _{OUT(S)} +1 V, I _{OUT} =30 mA	V _{OUT(S)} ×0.98	V _{OUT(S)}	V _{OUT(S)} ×1.02	V	1	
出力電流 ^{*2}	I _{OUT}	V _{OUT(S)} +1 V ≤ V _{IN} ≤ 10 V	2.0 V ≤ V _{OUT(S)} ≤ 2.4 V	100 ^{*5}	—	—	mA	3
			2.5 V ≤ V _{OUT(S)} ≤ 2.9 V	150 ^{*5}	—	—	mA	3
			3.0 V ≤ V _{OUT(S)} ≤ 3.9 V	200 ^{*5}	—	—	mA	3
			4.0 V ≤ V _{OUT(S)} ≤ 4.9 V	250 ^{*5}	—	—	mA	3
			5.0 V ≤ V _{OUT(S)} ≤ 6.0 V	300 ^{*5}	—	—	mA	3
ドロップアウト 電圧 ^{*3}	V _{drop}	I _{OUT} =60 mA	2.0 V ≤ V _{OUT(S)} ≤ 2.4 V	—	0.51	0.87	V	1
			2.5 V ≤ V _{OUT(S)} ≤ 2.9 V	—	0.38	0.61	V	1
			3.0 V ≤ V _{OUT(S)} ≤ 3.4 V	—	0.30	0.44	V	1
			3.5 V ≤ V _{OUT(S)} ≤ 3.9 V	—	0.24	0.33	V	1
			4.0 V ≤ V _{OUT(S)} ≤ 4.4 V	—	0.20	0.26	V	1
			4.5 V ≤ V _{OUT(S)} ≤ 4.9 V	—	0.18	0.22	V	1
			5.5 V ≤ V _{OUT(S)} ≤ 6.0 V	—	0.17	0.20	V	1
入力安定度 1	$\frac{\Delta V_{OUT1}}{\Delta V_{IN} \cdot V_{OUT}}$	V _{OUT(S)} +0.5 V ≤ V _{IN} ≤ 10 V, I _{OUT} =30 mA	—	0.05	0.2	%/V	1	
入力安定度 2	$\frac{\Delta V_{OUT2}}{\Delta V_{IN} \cdot V_{OUT}}$	V _{OUT(S)} +0.5 V ≤ V _{IN} ≤ 10 V, I _{OUT} =10 μA	—	0.05	0.2	%/V	1	
負荷安定度	ΔV_{OUT3}	V _{IN} =V _{OUT(S)} +1 V, 10 μA ≤ I _{OUT} ≤ 80 mA	—	30	50	mV	1	
出力電圧温度 係数 ^{*4}	$\frac{\Delta V_{OUT}}{\Delta T_a \cdot V_{OUT}}$	V _{IN} =V _{OUT(S)} +1 V, I _{OUT} =30 mA, -40°C ≤ Ta ≤ +85°C	—	±100	—	ppm /°C	1	
動作時消費電流	I _{SS1}	V _{IN} =V _{OUT(S)} +1 V, ON/OFF 端子が ON, 無負荷	—	30	40	μA	2	
パワーオフ時 消費電流	I _{SS2}	V _{IN} =V _{OUT(S)} +1 V, ON/OFF 端子が OFF, 無負荷	—	0.1	0.5	μA	2	
入力電圧	V _{IN}	—	—	—	10	V	1	
ON/OFF 端子 入力電圧"H"	V _{SH}	V _{IN} =V _{OUT(S)} +1 V, R _L =1 kΩ, V _{OUT} 出力レベルで判定	1.5	—	—	V	4	
ON/OFF 端子 入力電圧"L"	V _{SL}	V _{IN} =V _{OUT(S)} +1 V, R _L =1 kΩ, V _{OUT} 出力レベルで判定	—	—	0.3	V	4	
ON/OFF 端子 入力電流"H"	I _{SH}	V _{IN} =V _{OUT(S)} +1 V, V _{ON/OFF} =7 V	-0.1	—	0.1	μA	4	
ON/OFF 端子 入力電流"L"	I _{SL}	V _{IN} =V _{OUT(S)} +1 V, V _{ON/OFF} =0 V	-0.1	—	0.1	μA	4	
リップル除去率	RR	V _{IN} =V _{OUT(S)} +1 V, f=100 Hz, ΔV _{rip} =0.5 V p-p, I _{OUT} =30 mA	—	45	—	dB	5	

- *1. $V_{OUT(S)}$: 設定出力電圧値
 $V_{OUT(E)}$: 実際の出力電圧値
 I_{OUT} (=30 mA) を固定し、 $V_{OUT(S)}+1.0$ V を入力したときの出力電圧値
- *2. 出力電流を徐々に増やしていき、出力電圧が $V_{OUT(E)}$ の 95 % になったときの出力電流値
- *3. $V_{drop}=V_{IN1}^{*1} - (V_{OUT(E)} \times 0.98)$
 - *1. 入力電圧を徐々に下げていき、出力電圧が $V_{OUT(E)}$ の 98 % に降下した時点での入力電圧
- *4. 出力電圧の温度変化[mV/°C]は下式にて算出されます。
$$\frac{\Delta V_{OUT}}{\Delta T_a} \text{ [mV/°C]}^{*1} = V_{OUT(S)} \text{ [V]}^{*2} \times \frac{\Delta V_{OUT}}{\Delta T_a \cdot V_{OUT}} \text{ [ppm/°C]}^{*3} \div 1000$$
 - *1. 出力電圧の温度変化
 - *2. 設定出力電圧値
 - *3. 上記の出力電圧温度係数
- *5. この値までは出力電流を流すことができる、という意味です。

■ 測定回路

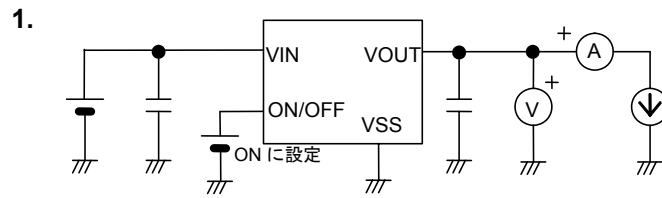


図5

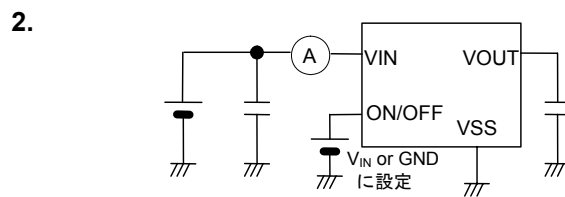


図6

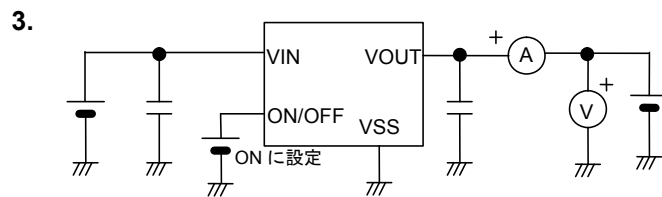


図7

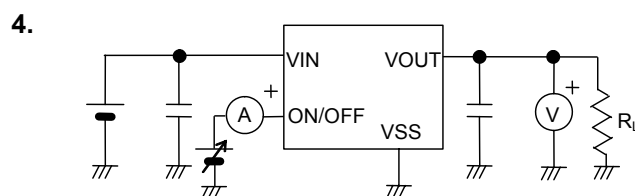


図8

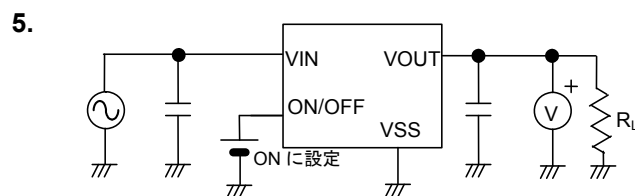


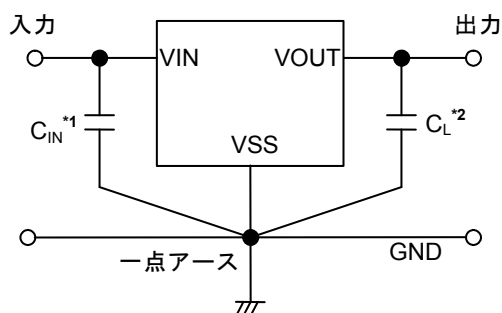
図9

■ 使用条件

入力コンデンサ (C_{IN}) : 0.47 μ F 以上
出力コンデンサ (C_L) : 2 μ F 以上
等価直列抵抗 (ESR) : 10 Ω 以下
入力直列抵抗 (R_{IN}) : 10 Ω 以下

注意 一般にシリーズレギュレータは、外付け部品の選択によっては発振するおそれがあります。上記コンデンサを使用した実機で発振しないことをご確認ください。

■ 標準回路



*1. C_{IN} は入力安定用コンデンサです。0.47 μ F 以上を使用してください。

*2. C_L にはタンタルコンデンサ以外にもセラミックコンデンサ (2 μ F 以上) が使用できます。

図 10

注意 上記接続図および定数は、動作を保証するものではありません。実際のアプリケーションで十分な評価の上、定数を設定してください。

■ 用語の解説

1. 低飽和型ボルテージレギュレータ

低オン抵抗トランジスタ内蔵によるドロップアウト電圧の小さいボルテージレギュレータです。

2. 出力電圧 (V_{OUT})

出力電圧は、入力電圧、出力電流、温度がある一定の条件 (各アイテムにより異なる) において保証 (出力電圧精度 $\pm 2.0\%$) されています。

注意 これらの条件が変わる場合、出力電圧の値も変化し、出力電圧精度の範囲外になることがあります。詳しくは「■ 電気的特性」、「■ 諸特性データ (Typical データ)」をご覧ください。

3. 入力安定度 1 (ΔV_{OUT1})、入力安定度 2 (ΔV_{OUT2})

出力電圧の入力電圧依存性を表しています。すなわち、出力電流を一定にして入力電圧を変化させ、出力電圧がどれだけ変化するかを表したものです。

4. 負荷安定度 (ΔV_{OUT3})

出力電圧の出力電流依存性を表しています。すなわち、入力電圧を一定にして出力電流を変化させ、出力電圧がどれだけ変化するかを表したものです。

5. ドロップアウト電圧 (V_{drop})

入力電圧 (V_{IN}) を徐々に下げていき、出力電圧が実際出力電圧値 ($V_{OUT(E)}$) の 98% に低下した時点での入力電圧 (V_{IN1}) と出力電圧の差を示します。

$$V_{drop} = V_{IN1} - (V_{OUT(E)} \times 0.98)$$

6. 出力電圧温度係数 $\left(\frac{\Delta V_{OUT}}{\Delta Ta \cdot V_{OUT}} \right)$

出力電圧温度係数が ± 100 ppm/ $^{\circ}\text{C}$ のときの特性は、動作温度範囲内において図 11 に示す斜線部の範囲をとることを意味します。

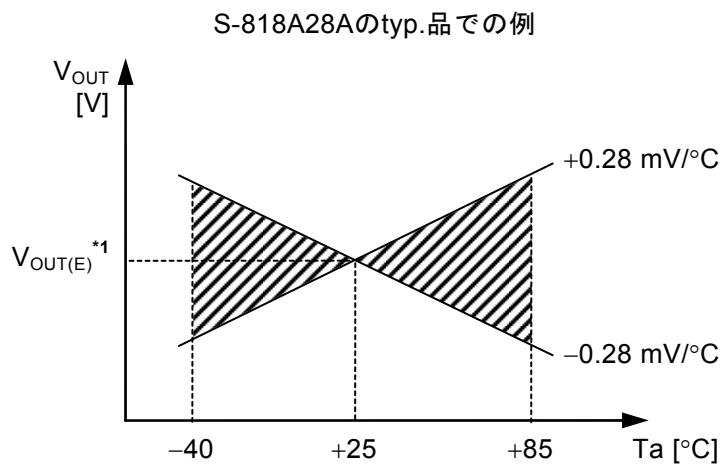


図 11 出力電圧温度係数範囲

出力電圧の温度変化[mV/ $^{\circ}\text{C}$]は下式にて算出されます。

$$\frac{\Delta V_{OUT}}{\Delta Ta} [\text{mV}/^{\circ}\text{C}]^{*1} = V_{OUT(S)} [\text{V}]^{*2} \times \frac{\Delta V_{OUT}}{\Delta Ta \cdot V_{OUT}} [\text{ppm}/^{\circ}\text{C}]^{*3} \div 1000$$

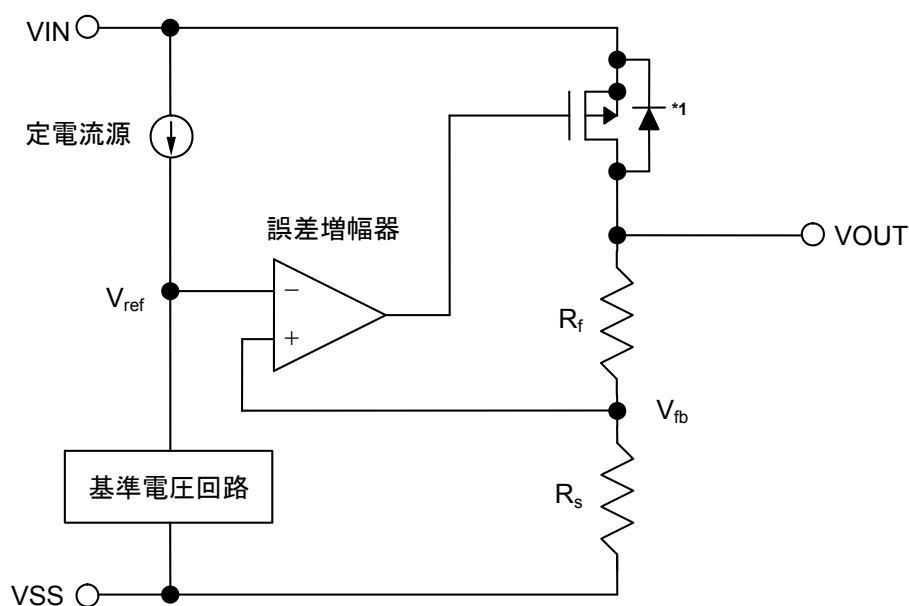
- *1. 出力電圧の温度変化
- *2. 設定出力電圧値
- *3. 上記の出力電圧温度係数

■ 動作説明

1. 基本動作

図 12 に S-818 シリーズのブロック図を示します。

誤差増幅器 (エラーアンプ) は、出力電圧を帰還抵抗 (R_s と R_f) によって抵抗分圧した帰還電圧 (V_{fb}) と基準電圧 (V_{ref}) を比較します。この誤差増幅器により、入力電圧や温度変化の影響を受けないう一定の出力電圧を保持するのに必要なゲート電圧を出力トランジスタに供給します。



*1. 寄生ダイオード

図 12 ブロック図

2. 出力トランジスタ

S-818 シリーズでは、出力トランジスタとして低オン抵抗の Pch MOS FET トランジスタを用いています。

トランジスタの構造上、VIN 端子-VOUT 端子間には寄生ダイオードが存在しますので、 V_{IN} より V_{OUT} の電位が高くなると逆流電流により IC が破壊される可能性があります。したがって、 V_{OUT} は $V_{IN}+0.3V$ を越えないように注意してください。

3. ON/OFF 端子

レギュレート動作の起動及び停止を行います。

ON/OFF 端子を OFF レベルにすると、内部回路はすべて動作を停止し、VIN 端子-VOUT 端子間内蔵 Pch MOS FET 出力トランジスタをオフさせ、消費電流を大幅に抑えます。VOUT 端子は数 MΩ の VOUT 端子-VSS 端子間内蔵分割抵抗によって V_{SS} レベルとなります。

なお、ON/OFF 端子は図 13 の構造になっており、内部でプルアップもプルダウンもされていないのでフローティング状態で使用しないでください。また、0.3 V ~ V_{IN}-0.3 V の電圧を印加しますと消費電流が増加しますので注意してください。ON/OFF 端子を使用しないときは、製品タイプが“A”の場合は VIN 端子に接続し、“B”の場合は VSS 端子に接続しておいてください。

表 6 製品種別 ON/OFF 端子機能

製品種別	ON/OFF 端子	内部回路	VOUT 端子電圧	消費電流
A	“H” : ON	動作	設定値	I _{SS1}
A	“L” : OFF	停止	V _{SS} 電位	I _{SS2}
B	“H” : OFF	停止	V _{SS} 電位	I _{SS2}
B	“L” : ON	動作	設定値	I _{SS1}

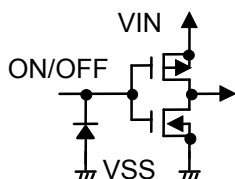


図 13 ON/OFF 端子構造

■ 出力コンデンサ (C_L) の選定

S-818シリーズの位相補償として、VOUT端子-VSS端子間の出力コンデンサが必要です。セラミックコンデンサやOSコンデンサを使用する場合、容量値2 μF以上の小さなコンデンサで使用できます。タンタルコンデンサやアルミ電解コンデンサを使用する場合、容量値2 μF以上、ESR 10 Ω以下が必要となります。特にアルミ電解コンデンサは、低温時にESRが増大し発振を起こす可能性がありますので注意が必要です。使用する際には、温度特性を含めた十分な評価を行ってください。

また出力コンデンサ値により、過渡応答特性である出力オーバーシュート、アンダーシュート値が変わってきます。出力コンデンサ値の選択に際しては、「■ 過渡応答特性例 (S-818A30A、Typicalデータ、Ta=25 °C)」のC_L依存性データを参照してください。

■ 注意事項

- VIN 端子、VOUT 端子および GND の配線は、インピーダンスが低くなるように十分注意してパターン配線してください。また VOUT 端子-VSS 端子間の出力コンデンサ (C_L) と VIN 端子-VSS 端子間の入力安定用コンデンサ (C_{IN}) は、それぞれの端子の近くに付加してください。
- 一般にシリアルレギュレータを低負荷電流 (10 μ A 以下) 状態で使用すると、出力電圧が上昇する場合がありますので注意してください。
- 一般にシリアルレギュレータは、外付け部品の選択によっては発振するおそれがあります。S-818 シリーズでは以下の条件を推奨しておりますが、実際の使用条件において、温度特性を含めた十分な評価を行い決定してください。

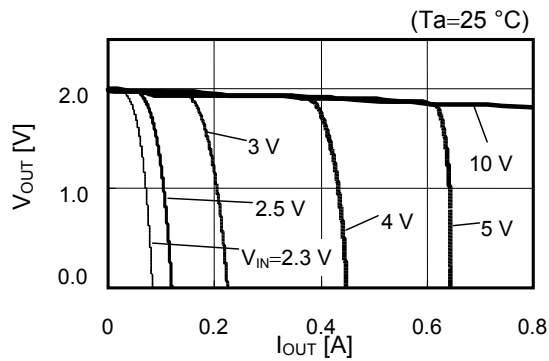
入力コンデンサ (C_{IN})	: 0.47 μ F 以上
出力コンデンサ (C_L)	: 2 μ F 以上
等価直列抵抗 (ESR)	: 10 Ω 以下
入力直列抵抗 (R_{IN})	: 10 Ω 以下

- 電源のインピーダンスが高い場合には、IC の入力部の容量が小さいかあるいはまったく接続されていないときに発振することがありますので注意してください。
- 電源投入時、または電源変動時、電圧を急激に立ち上げると、出力電圧に一瞬オーバーシュートが発生することがあります。電源投入時の出力電圧は、実機にて十分な評価を行ってください。
- IC 内での損失がパッケージの許容損失を越えないように、入出力電圧、負荷電流の使用条件に注意してください。
- 本 IC は静電気に対する保護回路が内蔵されていますが、保護回路の性能を越える過大静電気が IC に印加されないようにしてください。
- 必要とする出力電流の設定においては、「■ 電気的特性」、表 5 の出力電流値および欄外の注意書き*5 に留意してください。
- 弊社 IC を使用して製品を作る場合には、その製品での当 IC の使い方や製品の仕様、出荷先の国などによって当 IC を含めた製品が特許に抵触した場合、その責任は負いかねます。

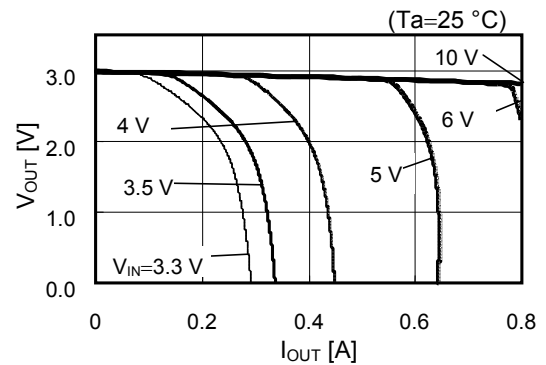
■ 諸特性データ (Typical データ)

1. 出力電圧 (V_{OUT}) - 出力電流 (I_{OUT}) (負荷電流増加時)

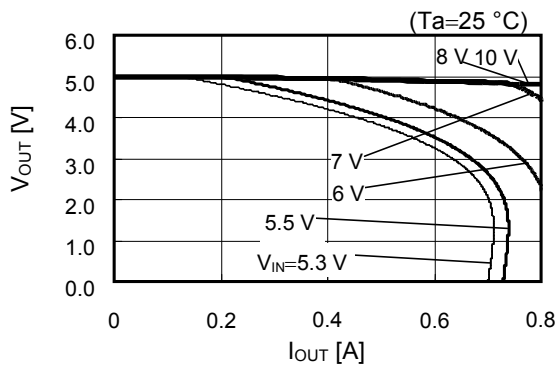
S-818A20A



S-818A30A



S-818A50A

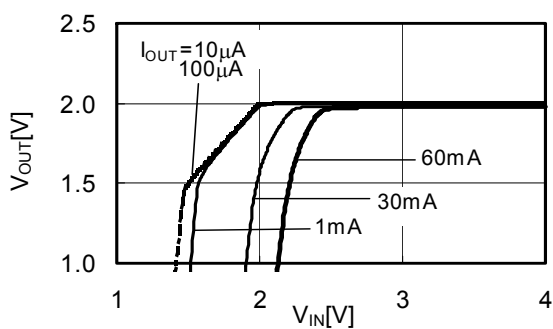


備考 必要とする出力電流の設定においては次の点にご注意ください。

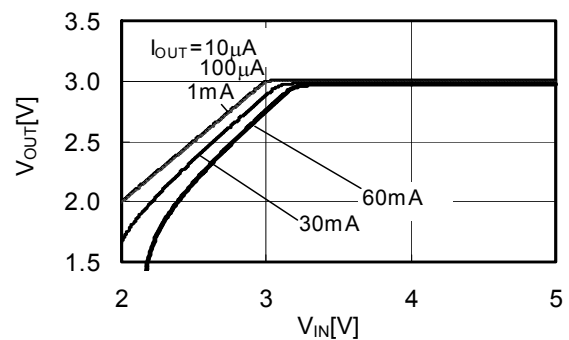
1. 「■ 電気的特性」、表 5 の出力電流値、および注意書き*5
2. パッケージの許容損失

2. 出力電圧 (V_{OUT}) - 入力電圧 (V_{IN})

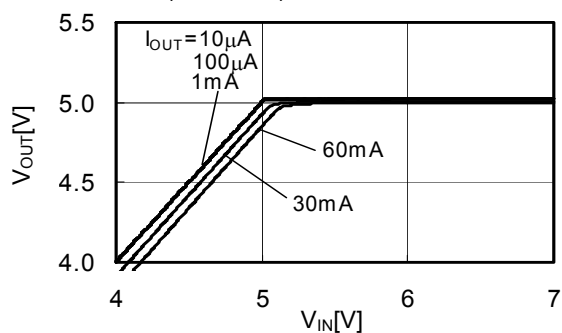
S-818A20A (Ta=25°C)



S-818A30A (Ta=25°C)

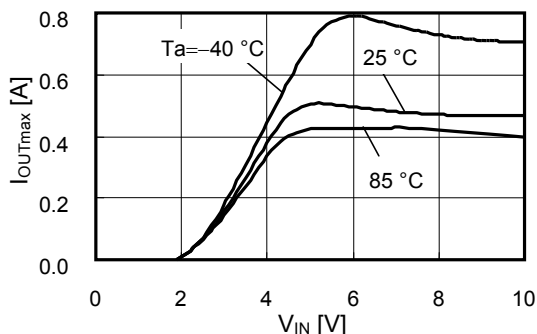


S-818A50A (Ta=25°C)

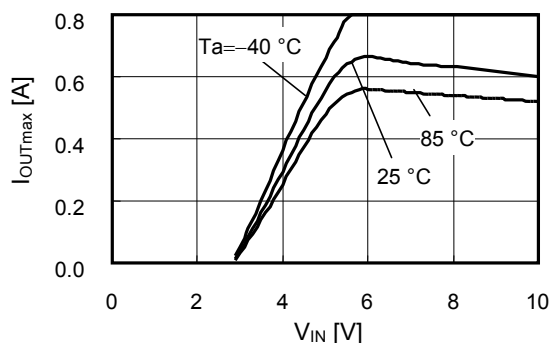


3. 最大出力電流 (I_{OUTmax}) – 入力電圧 (V_{IN})

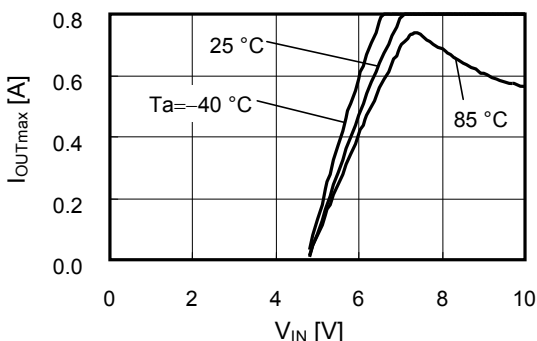
S-818A20A



S-818A30A



S-818A50A

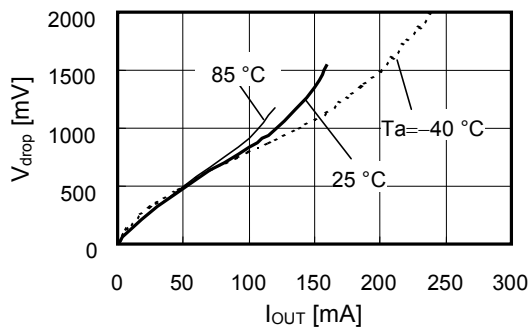


備考 必要とする出力電流の設定においては次の点にご注意ください。

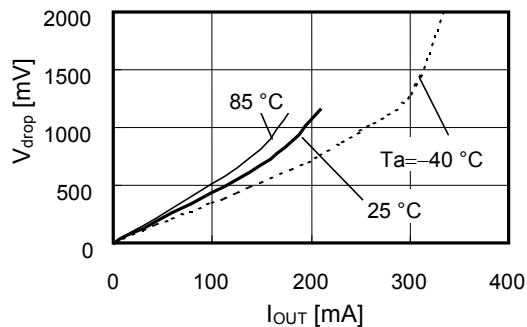
1. 「■ 電気的特性」、表 5 の出力電流値、および注意書き*5
2. パッケージの許容損失

4. ドロップアウト電圧 (V_{drop}) – 出力電流 (I_{OUT})

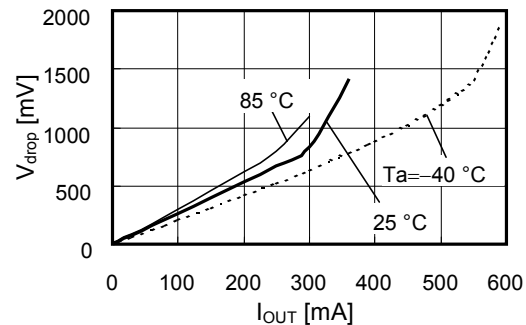
S-818A20A



S-818A30A

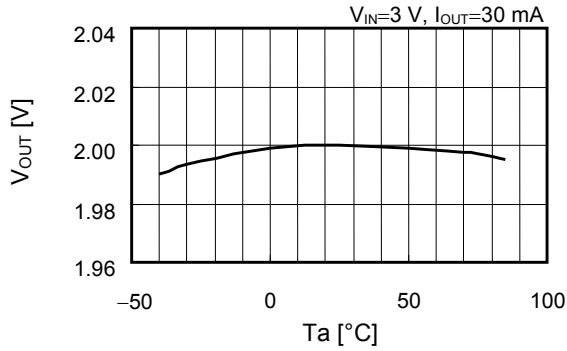


S-818A50A

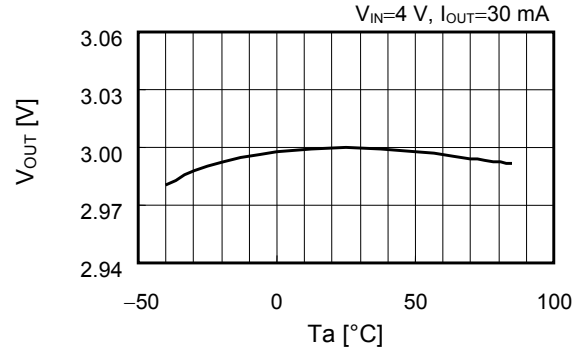


5. 出力電圧 (V_{OUT}) - 周囲温度 (T_a)

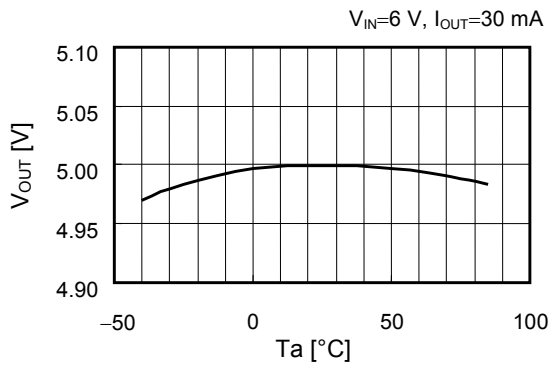
S-818A20A



S-818A30A

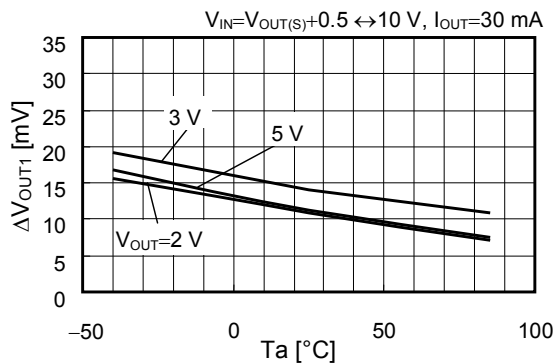


S-818A50A



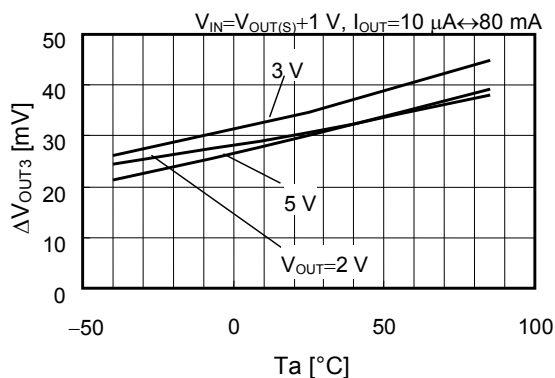
6. 入力安定度 (ΔV_{OUT1}) - 周囲温度 (T_a)

S-818A20A/S-818A30A/S-818A50A

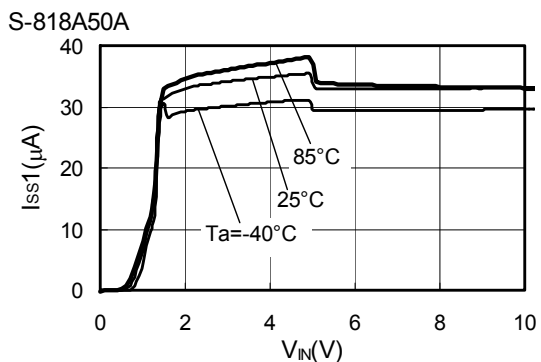
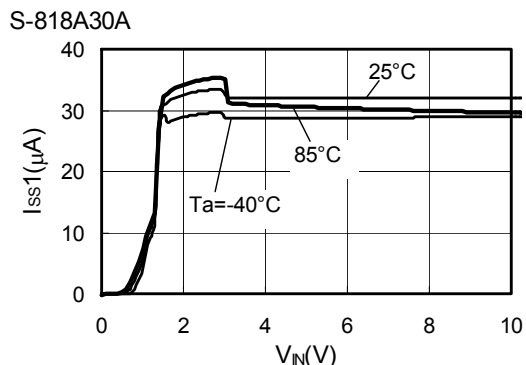
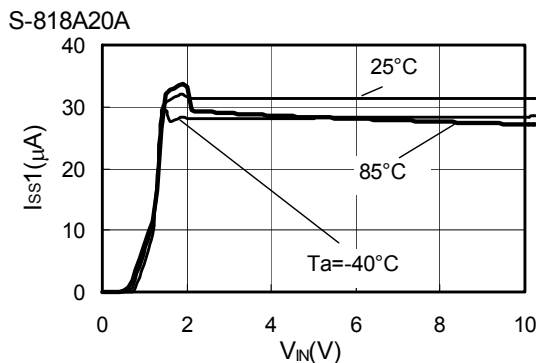


7. 負荷安定度 (ΔV_{OUT3}) - 周囲温度 (T_a)

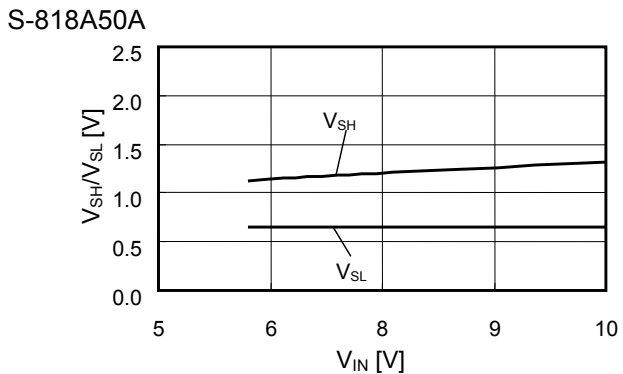
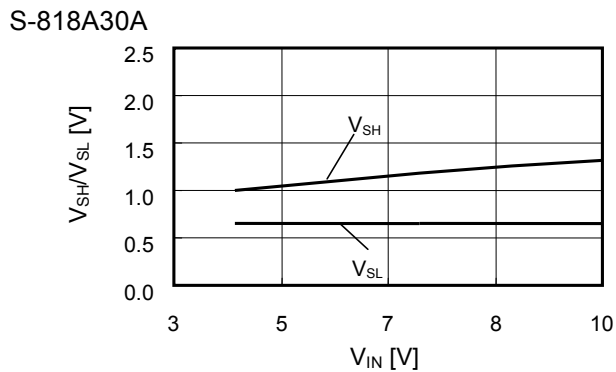
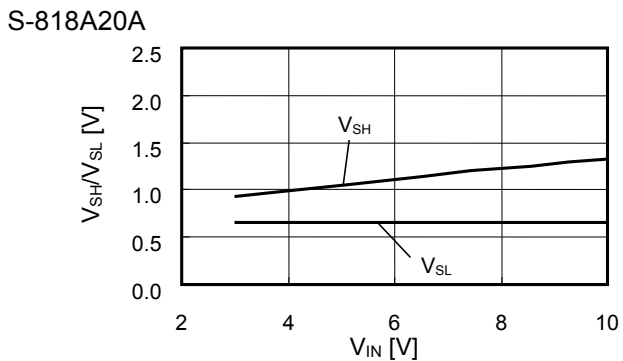
S-818A20A/S-818A30A/S-818A50A



8. 消費電流 (I_{SS1}) - 入力電圧 (V_{IN})

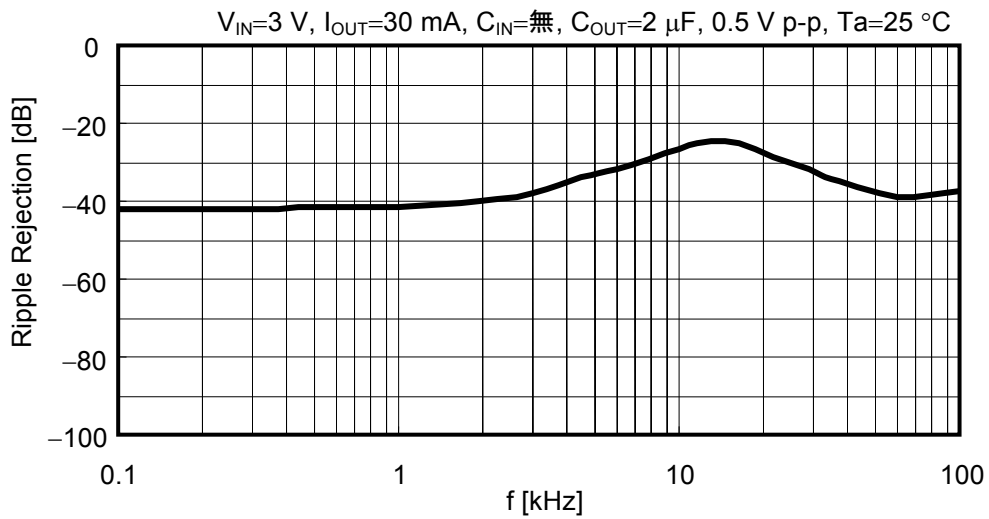


9. ON/OFF 端子入力しきい値 (V_{SH}/V_{SL}) - 入力電圧 (V_{IN})

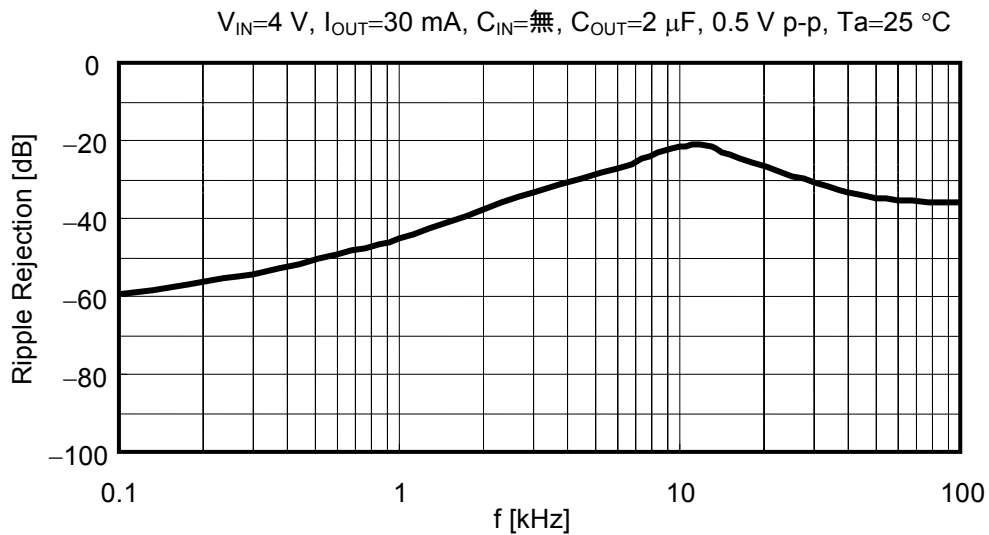


10. リップル除去率

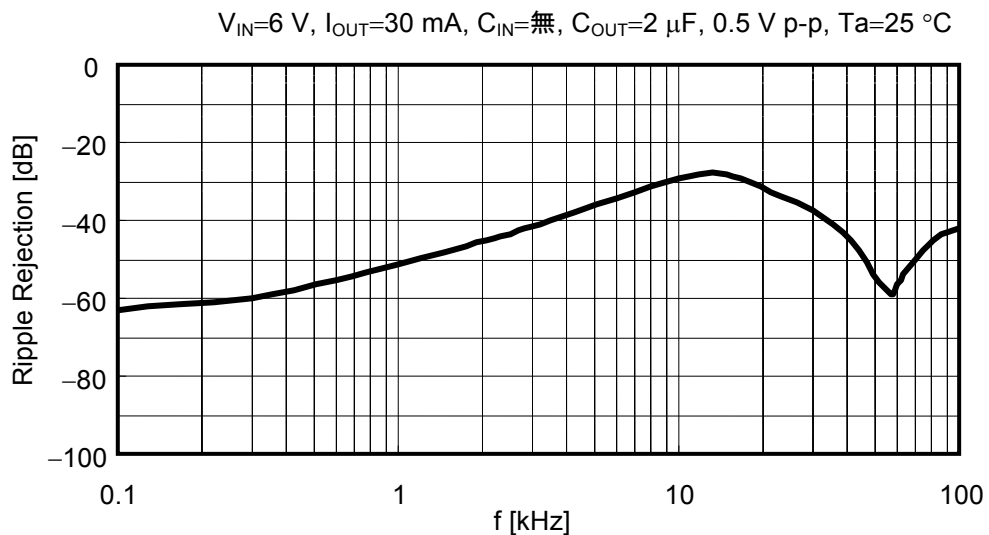
S-818A20A



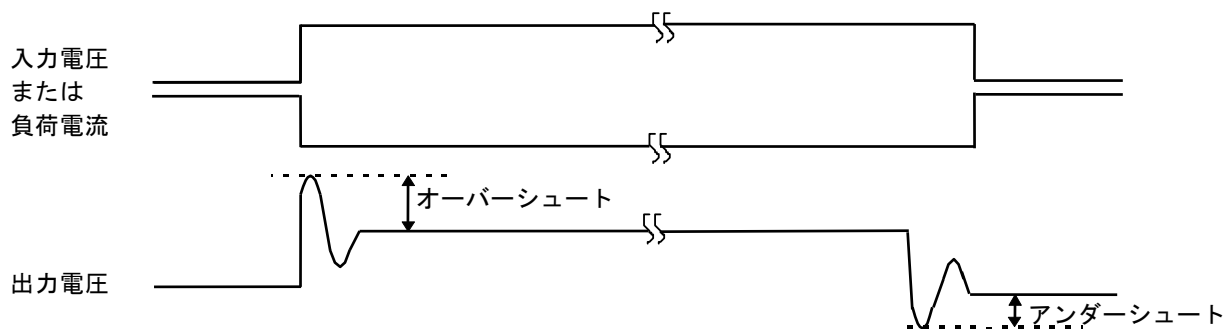
S-818A30A



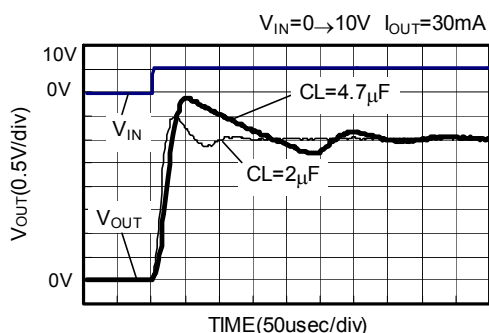
S-818A50A



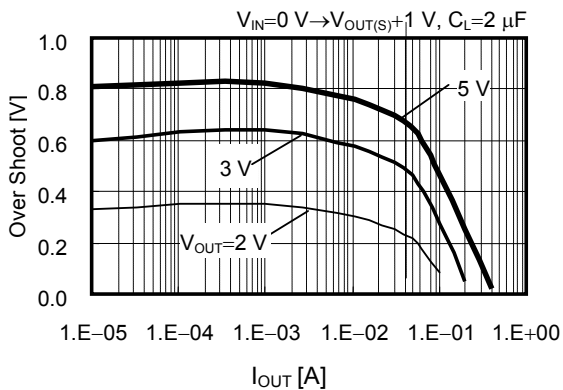
■ 過渡応答特性例 (S-818A30A、Typical データ、 $T_a=25^\circ\text{C}$)



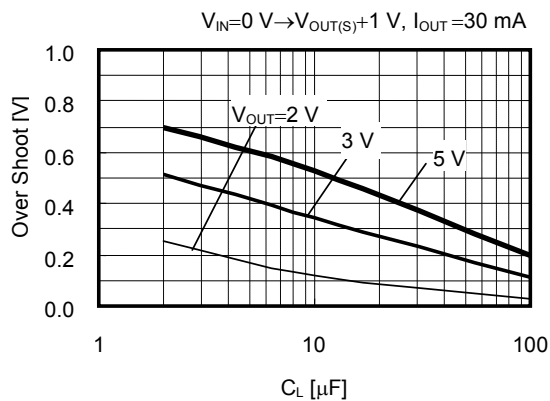
1. 電源投入



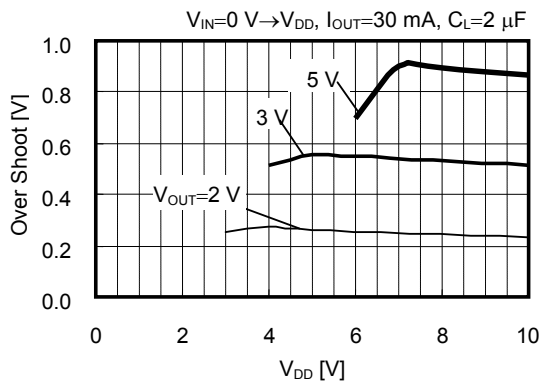
電源投入オーバーシュートの負荷依存性



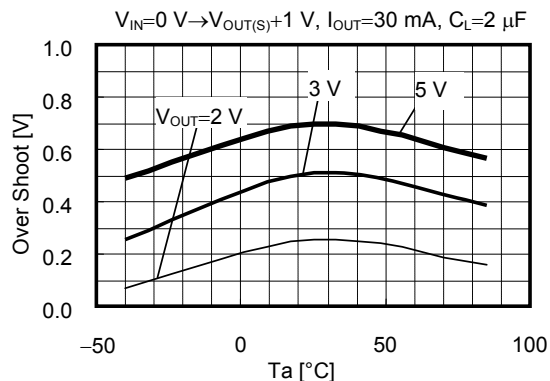
電源投入オーバーシュートの C_L 依存性



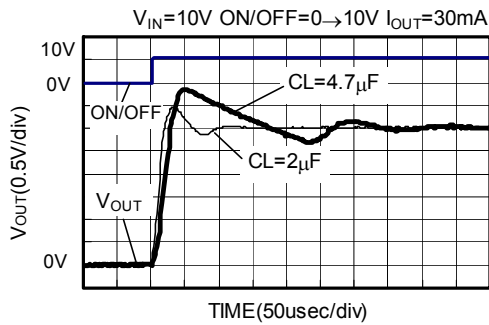
電源投入オーバーシュートの V_{DD} 依存性



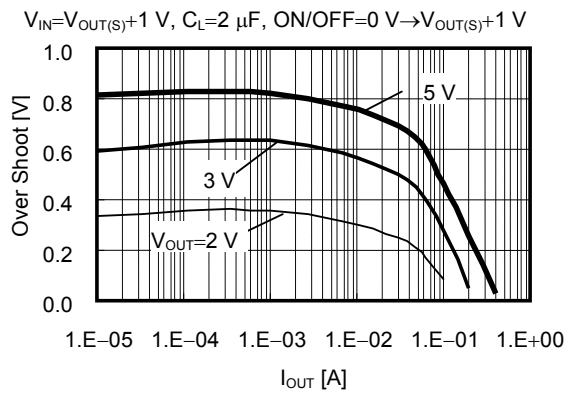
電源投入オーバーシュートの温度依存性



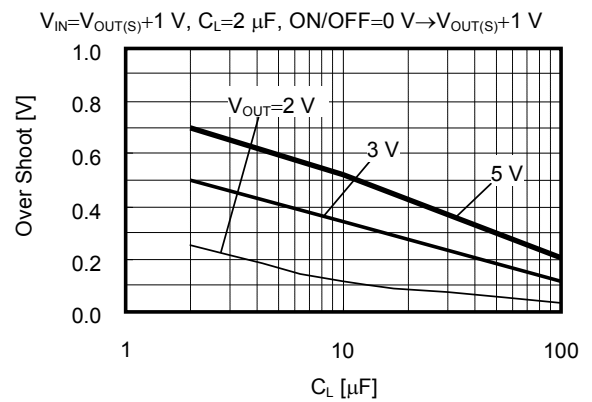
2. ON/OFF 投入



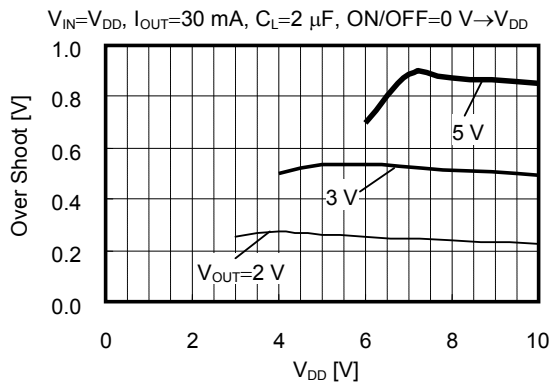
ON-OFF 投入オーバーシュートの負荷依存性



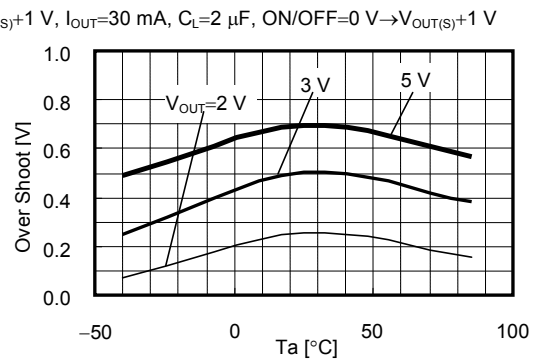
ON-OFF 投入オーバーシュートの C_L 依存性



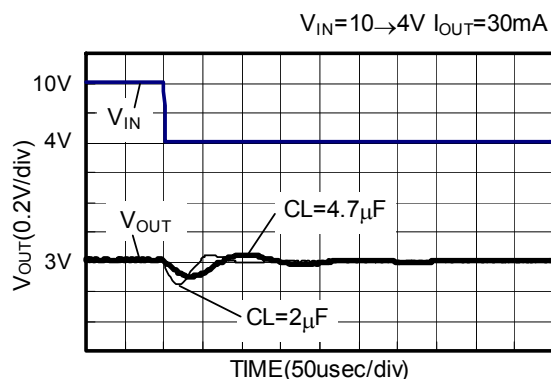
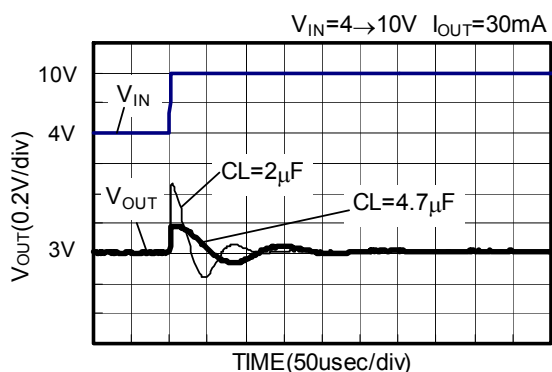
ON-OFF 投入オーバーシュートの V_{DD} 依存性



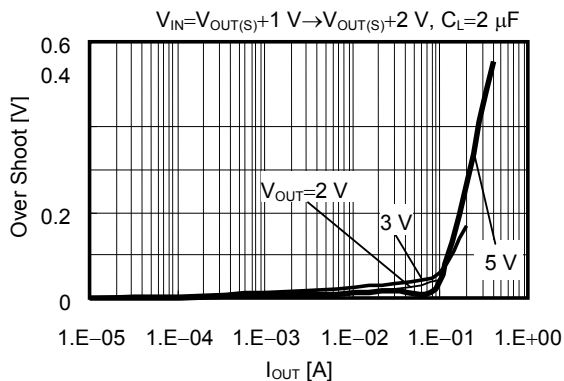
ON-OFF 投入オーバーシュートの温度依存性



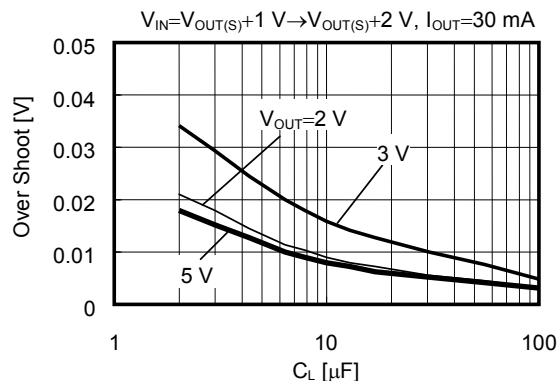
3. 電源変動



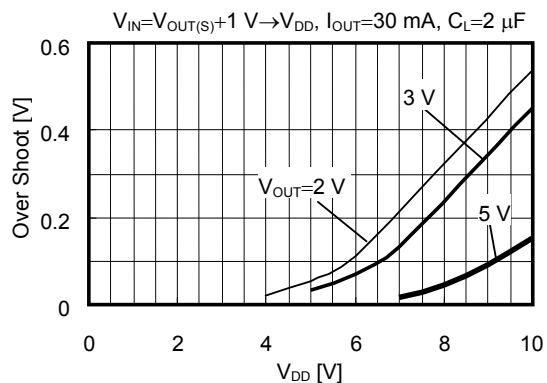
電源変動オーバーシュートの負荷依存性



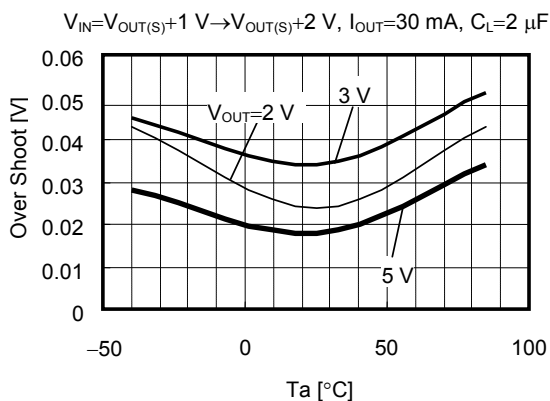
電源変動オーバーシュートの C_L 依存性



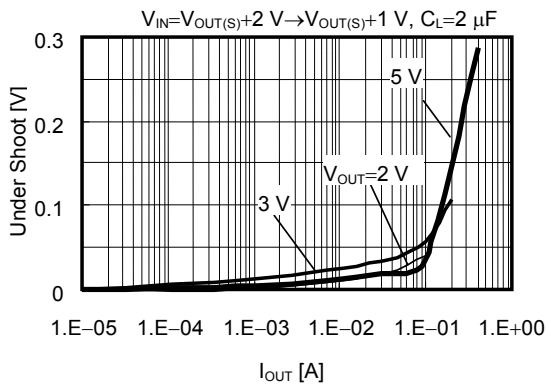
電源変動オーバーシュートの V_{DD} 依存性



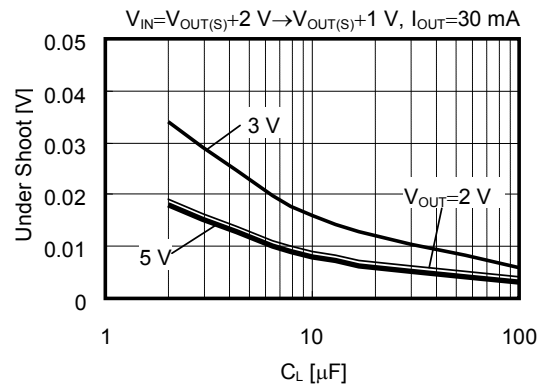
電源変動オーバーシュートの温度依存性



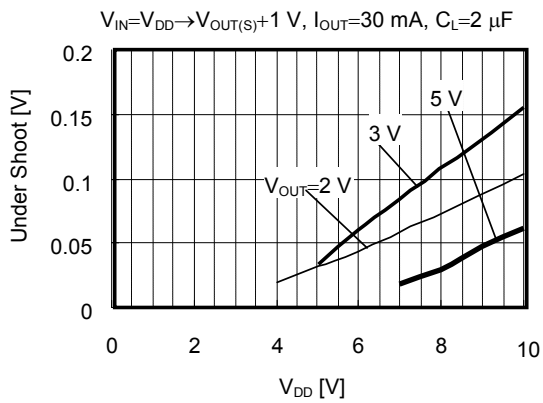
電源変動アンダーシュートの負荷依存性



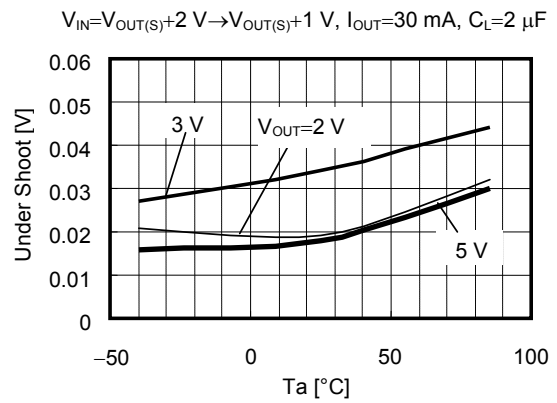
電源変動アンダーシュートの C_L 依存性



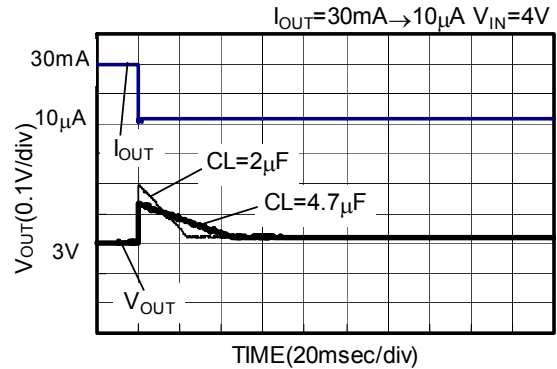
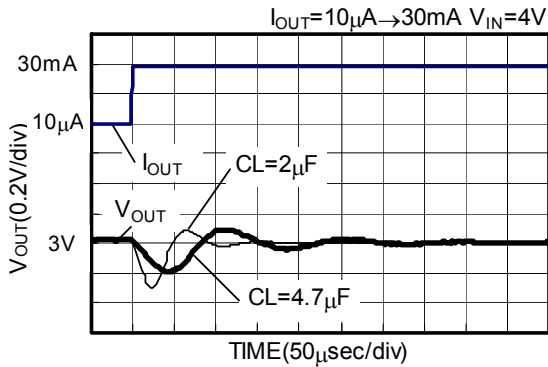
電源変動アンダーシュートの V_{DD} 依存性



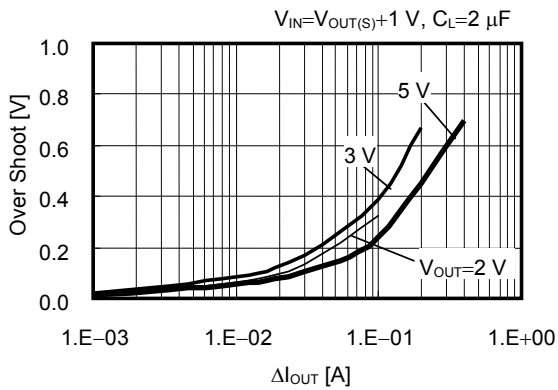
電源変動アンダーシュートの温度依存性



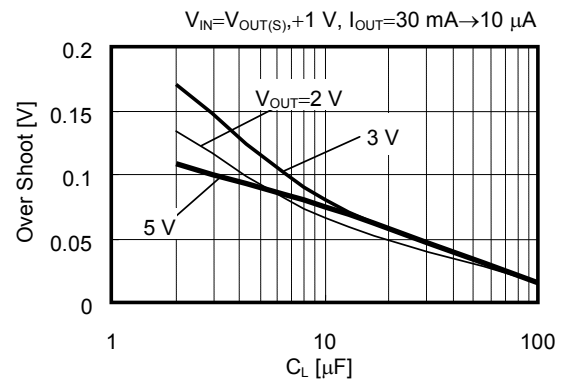
4. 負荷変動



負荷変動オーバーシュートの負荷電流依存性

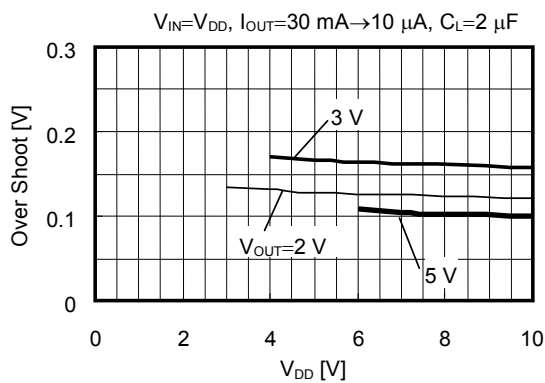


負荷変動オーバーシュートの C_L 依存性

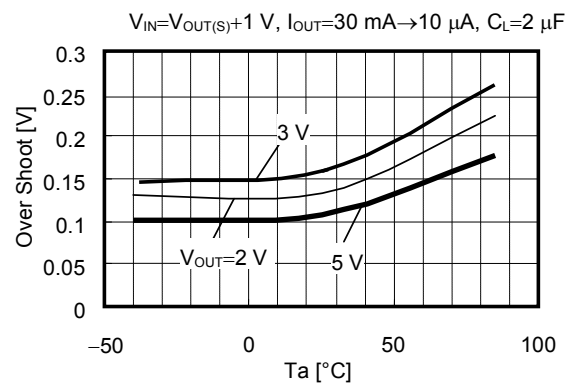


備考 ΔI_{OUT} は低い方の電流を 10 μA に固定した場合の
高い電流を示しています。たとえば $\Delta I_{OUT}=1.E-2A$
は、10 mA \rightarrow 10 μA への負荷変動を意味します。

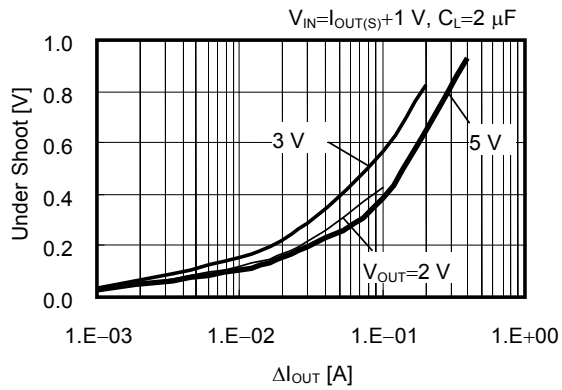
負荷変動オーバーシュートの V_{DD} 依存性



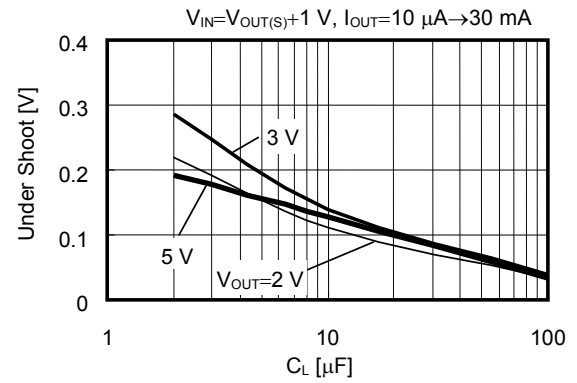
負荷変動オーバーシュートの温度依存性



負荷変動アンダーシュートの負荷電流依存性

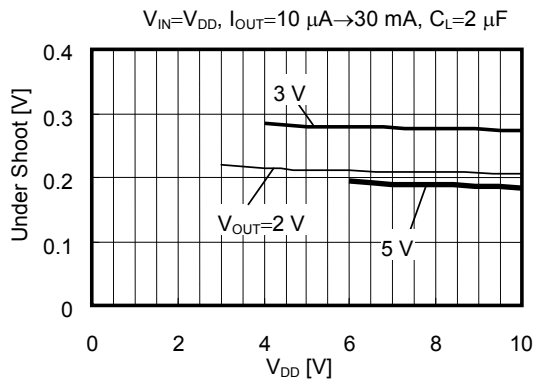


負荷変動アンダーシュートの C_L 依存性

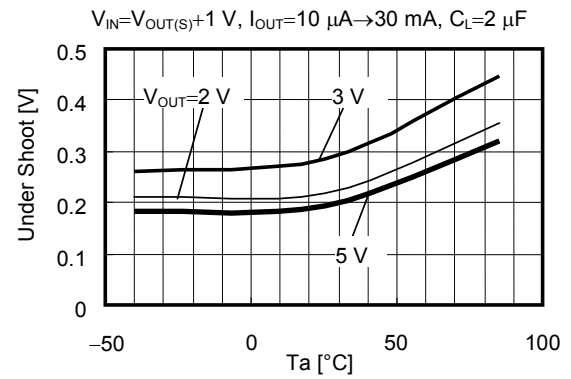


備考 ΔI_{OUT} は低い方の電流を $10\text{ }\mu\text{A}$ に固定した場合の
高い電流を示しています。たとえば
 $\Delta I_{OUT}=1.E-2\text{ A}$ は、 $10\text{ }\mu\text{A}\rightarrow 10\text{ mA}$ への負荷変動
を意味します。

負荷変動アンダーシュートの V_{DD} 依存性



負荷変動アンダーシュートの温度依存性





No. MP005-A-P-SD-1.3

TITLE	SOT235-A-PKG Dimensions
No.	MP005-A-P-SD-1.3
ANGLE	
UNIT	mm
ABLIC Inc.	



→ Feed direction

No. MP005-A-C-SD-2.1

TITLE	SOT235-A-Carrier Tape
No.	MP005-A-C-SD-2.1
ANGLE	
UNIT	mm
ABLIC Inc.	



Enlarged drawing in the central part



No. MP005-A-R-SD-1.1

TITLE	SOT235-A-Reel		
No.	MP005-A-R-SD-1.1		
ANGLE		QTY.	3,000
UNIT	mm		
ABLIC Inc.			



No. UP005-A-P-SD-2.0

TITLE	SOT895-A-PKG Dimensions
No.	UP005-A-P-SD-2.0
ANGLE	
UNIT	mm
ABLIC Inc.	



→
Feed direction

No. UP005-A-C-SD-2.0

TITLE	SOT895-A-Carrier Tape
No.	UP005-A-C-SD-2.0
ANGLE	
UNIT	mm
ABLIC Inc.	



Enlarged drawing in the central part



No. UP005-A-R-SD-1.1

TITLE	SOT895-A-Reel		
No.	UP005-A-R-SD-1.1		
ANGLE		QTY.	1,000
UNIT	mm		
ABLIC Inc.			

免責事項 (取り扱い上の注意)

1. 本資料に記載のすべての情報 (製品データ、仕様、図、表、プログラム、アルゴリズム、応用回路例等) は本資料発行時点のものであり、予告なく変更することがあります。
2. 本資料に記載の回路例、使用方法は参考情報であり、量産設計を保証するものではありません。
本資料に記載の情報を使用したことによる、本資料に記載の製品 (以下、本製品といいます) に起因しない損害や第三者の知的財産権等の権利に対する侵害に関し、弊社はその責任を負いません。
3. 本資料に記載の内容に記述の誤りがあり、それに起因する損害が生じた場合において、弊社はその責任を負いません。
4. 本資料に記載の範囲内の条件、特に絶対最大定格、動作電圧範囲、電気的特性等に注意して製品を使用してください。
本資料に記載の範囲外の条件での使用による故障や事故等に関する損害等について、弊社はその責任を負いません。
5. 本製品の使用にあたっては、用途および使用する地域、国に対応する法規制、および用途への適合性、安全性等を確認、試験してください。
6. 本製品を輸出する場合は、外国為替および外国貿易法、その他輸出関連法令を遵守し、関連する必要な手続きを行ってください。
7. 本製品を大量破壊兵器の開発や軍事利用の目的で使用および、提供 (輸出) することは固くお断りします。核兵器、生物兵器、化学兵器およびミサイルの開発、製造、使用もしくは貯蔵、またはその他の軍事用途を目的とする者へ提供 (輸出) した場合、弊社はその責任を負いません。
8. 本製品は、身体、生命および財産に損害を及ぼすおそれのある機器または装置の部品 (医療機器、防災機器、防犯機器、燃焼制御機器、インフラ制御機器、車両機器、交通機器、車載機器、航空機器、宇宙機器、および原子力機器等) として設計されたものではありません。ただし、弊社が車載用等の用途を指定する場合を除きます。上記の機器および装置には、弊社の書面による許可なくして使用しないでください。
特に、生命維持装置、人体に埋め込んで使用する機器等、直接人命に影響を与える機器には使用できません。
これらの用途への利用を検討の際には、必ず事前に弊社営業部にご相談ください。
また、弊社指定の用途以外に使用されたことにより発生した損害等について、弊社はその責任を負いません。
9. 半導体製品はある確率で故障、誤動作する場合があります。
本製品の故障や誤動作が生じた場合でも人身事故、火災、社会的損害等発生しないように、お客様の責任において冗長設計、延焼対策、誤動作防止等の安全設計をしてください。
また、システム全体で十分に評価し、お客様の責任において適用可否を判断してください。
10. 本製品は、耐放射線設計しておりません。お客様の用途に応じて、お客様の製品設計において放射線対策を行ってください。
11. 本製品は、通常使用における健康への影響はありませんが、化学物質、重金属を含有しているため、口中には入れないようにしてください。また、ウエハ、チップの破断面は鋭利な場合がありますので、素手で接触の際は怪我等に注意してください。
12. 本製品を廃棄する場合には、使用する地域、国に対応する法令を遵守し、適切に処理してください。
13. 本資料は、弊社の著作権、ノウハウに係わる内容も含まれております。
本資料中の記載内容について、弊社または第三者の知的財産権、その他の権利の実施、使用を許諾または保証するものではありません。本資料の一部または全部を弊社の許可なく転載、複製し、第三者に開示することは固くお断りします。
14. 本資料の内容の詳細については、弊社営業部までお問い合わせください。

2.0-2018.01